

Title (en)

Circuit arrangement for monitoring the state of signalling systems, especially traffic light signalling systems.

Title (de)

Schaltungsanordnung zur Überwachung des Zustands von Signalanlagen, insbesondere von Strassenverkehrs-Lichtsignalanlagen.

Title (fr)

Circuit de surveillance de l'état de systèmes de signalisation, spécialement de systèmes lumineux de signalisation de circulation routière.

Publication

EP 0007579 A1 19800206 (DE)

Application

EP 79102540 A 19790718

Priority

DE 2833761 A 19780801

Abstract (en)

[origin: US4290136A] A circuit arrangement for monitoring the state of signal systems, particularly traffic light systems monitors different signal states as to the admissibility or inadmissibility thereof in a simple manner without the necessity of carrying out manual wiring manipulations given a change of the signal conditions in adaptation to changed conditions or given an expansion of the signal system to be monitored. For this purpose, test signals which indicate test signal states are fixed in a memory and are processed with the signals indicating the respectively existing actual signal state of the signal transmitters in at least one microprocessor in such a manner that each signal indicating an actual state is compared with all test signals which are called up step-by-step in succession from the memory.

Abstract (de)

Die Erfindung bezieht sich auf eine Schaltungsanordnung zur Überwachung des Zustands von Signalanlagen, insbesondere von Straßenverkehrs-Lichtsignalanlagen. Dabei sollen auf einfache Weise unterschiedliche Signalzustände auf ihre Zulässigkeit oder Nichtzulässigkeit sicher überwacht werden können, ohne daß bei einer Veränderung der Signalzustände in Anpassung an veränderte Gegebenheiten oder bei einer Erweiterung der zu überwachenden Signalanlage manuelle Verdrahtungsarbeiten auszuführen sind. Zu diesem Zweck werden Prüfsignalzustände angegebene Prüfsignale die in einem Speicher festgehalten sind, mit die jeweils vorliegenden Ist-Signalzustände der Signalgeber angegebenden Signalen in wenigstens einem Mikroprozessor derart verarbeitet, daß jedes einen Ist-Signalzustand angegebende Signal mit sämtlichen schrittweise nacheinander aus dem Speicher abgerufenen Prüfsignalen verglichen wird. Die Hauptanwendung der Erfindung liegt auf dem Gebiet der Überwachung von Straßenverkehrs-Lichtsignalanlagen.

IPC 1-7

G08G 1/097

IPC 8 full level

G08G 1/097 (2006.01)

CPC (source: EP US)

G08G 1/097 (2013.01 - EP US)

Citation (search report)

- US 3902156 A 19750826 - HILL FRANK W
- US 3629802 A 19711221 - CLARK LARRY K, et al
- US 3778762 A 19731211 - JARKO M, et al

Cited by

EP0137964A3; DE19716576C1; DE19848405C2; EP0172454A1

Designated contracting state (EPC)

AT BE CH DE FR GB IT NL

DOCDB simple family (publication)

EP 0007579 A1 19800206; EP 0007579 B1 19820630; AT E1305 T1 19820715; DE 2833761 A1 19800214; DE 2833761 B2 19810212; DE 2833761 C3 19811203; DE 2963235 D1 19820819; US 4290136 A 19810915

DOCDB simple family (application)

EP 79102540 A 19790718; AT 79102540 T 19790718; DE 2833761 A 19780801; DE 2963235 T 19790718; US 5712379 A 19790711