

Title (en)

Switching circuit with a block of keys.

Title (de)

Schaltungsanordnung mit einem Tastschalterblock.

Title (fr)

Dispositif de commutation comprenant un ensemble d'interrupteurs à touches.

Publication

EP 0063686 A1 19821103 (DE)

Application

EP 82101939 A 19820311

Priority

DE 3116941 A 19810429

Abstract (en)

[origin: US4484180A] The identification of the last-actuated of a plurality of parallel connected switches is provided by energizing a light source associated with the last-actuated switch and by providing a coded output signal which identifies the switch. The identification of a closed switch is accomplished through the use of logic circuitry which periodically imposes a potential difference across all of the switch associated light sources. The potential difference is sensed via the closed switch and functions as an initiation signal which causes generation of a coded output signal and maintains energization of the light source.

Abstract (de)

Bei einem Tastschalterblock (18.1-18.n) mit Schalterkontroll-Lampen (20.1-20.n) ist eine Klemme der Schalter-Lampen-Kombination an die Datenausgänge (16.1-16.n) eines Schieberegisters (14) gekoppelt, an dessen Dateneingang (12) seriell die entsprechenden Daten eingetaktet werden. Zum Erfassen der Schalterbetätigung wird periodisch das Speisepotential (0) der Lampen auf alle Datenausgänge des Schieberegisters gelegt, so daß auf einer Signalisierleitung (24), an die die Ausgänge aller Schalter gelegt sind, dieses Potential erscheint und auf die die Daten liefernde Steuereinheit (10) gegeben wird. Diese ist so ausgelegt, daß von diesem Zeitpunkt an so lange das Gegen-Potential auf den Dateneingang des Schieberegisters getaktet wird, bis bei der nächsten Sequenz der noch immer geschlossene Schalter ermittelt ist. Die Zahl der bis dahin eingegebenen Daten identifiziert den angetippten Schalter. Anwendung bei Geräten mit umfangreichen Schalterblöcken zur Verringerung des Aufwands insbesondere hinsichtlich der Verkabelung, beispielsweise für Registerschalter bei elektronischen Orgeln.

IPC 1-7

G10H 1/18; G10H 1/22; H03K 13/24

IPC 8 full level

G10H 1/18 (2006.01); **G10H 1/22** (2006.01); **G10H 1/32** (2006.01); **H03K 17/00** (2006.01)

CPC (source: EP US)

G10H 1/182 (2013.01 - EP US); **G10H 1/22** (2013.01 - EP US)

Citation (search report)

- [A] US 4179969 A 19791225 - HAMADA OSAMU [JP]
- [A] US 4193038 A 19800311 - KASHIO TOSHIO [JP]
- [A] US 3765015 A 19731009 - GRUNER R
- [A] US 3950743 A 19760413 - HATANO ISAO, et al

Cited by

DE3241492A1

Designated contracting state (EPC)

DE FR GB IT NL

DOCDB simple family (publication)

EP 0063686 A1 19821103; **EP 0063686 B1 19840905**; DE 3116941 A1 19821125; DE 3260644 D1 19841011; JP S57189195 A 19821120; US 4484180 A 19841120

DOCDB simple family (application)

EP 82101939 A 19820311; DE 3116941 A 19810429; DE 3260644 T 19820311; JP 7247982 A 19820428; US 37230982 A 19820427