

Title (en)  
IMPROVEMENTS IN SURGE ARRESTERS.

Title (de)  
VERBESSERUNGEN AN ÜBERSpannungsABLEITERN.

Title (fr)  
AMELIORATION RELATIVES A DES CIRCUITS D'ARRET DE SURTENSIONS TRANSITOIRES.

Publication  
**EP 0065951 A1 19821208 (EN)**

Application  
**EP 81902380 A 19810825**

Priority  
GB 8027658 A 19800828

Abstract (en)  
[origin: WO8200926A1] An electrical surge arrester (diverter) comprises a shedded porcelain housing (2) having a central cylindrical bore within which there is accommodated a series-connected array of non-linear voltage-dependent resistors and spark gaps (Gi). A resistive metal oxide glaze (1) is provided on the internal surface of the bore, and contact fingers (3) extend from components of said array into contact with the resistive glaze at spaced apart locations along the length of the bore. By this means, components of the said array are shunted by a resistor (Ri) constituted by a section of the resistive glaze and these resistors either alone or together with other grading components constitute the grading circuit of the surge arrester for ensuring a reasonably even distribution across the internal components of the arrester of the voltage applied to the arrester.

Abstract (fr)  
Un circuit d'arret de surtensions electriques transitoires (resistance de champ) comprend un boitier (2) en porcelaine possedant un alesage cylindrique central a l'interieur duquel se trouve un reseau connecte en serie de resistances non lineaires dependant de la tension et d'eclateurs (Gi). La surface interieure de l'alesage est enduite d'un email (1) resistif en oxyde metallique et des doigts de contact (3) s'etendent depuis les composants du reseau en contact avec l'email resistif a des emplacements espaces tout au long de l'alesage. Par ce moyen, les composants du reseau sont shuntes par une resistance (Ri) constituee par une section de l'email resistif et ces resistances seules ou en combinaison avec d'autres composants de triage constituent le circuit de triage du circuit d'arret de surtension transitoire permettant d'assurer une distribution raisonnablement reguliere de la tension appliquee au circuit d'arret entre les composants internes de celui-ci.

IPC 1-7  
**H01T 5/04**

IPC 8 full level  
**H01T 4/16** (2006.01); **H01T 4/20** (2006.01)

CPC (source: EP)  
**H01C 7/12** (2013.01); **H01T 4/20** (2013.01)

Designated contracting state (EPC)  
AT CH DE FR GB LI LU NL SE

DOCDB simple family (publication)  
**WO 8200926 A1 19820318**; CA 1162232 A 19840214; EP 0065951 A1 19821208; JP S57501454 A 19820812

DOCDB simple family (application)  
**GB 8100168 W 19810825**; CA 384729 A 19810827; EP 81902380 A 19810825; JP 50280181 A 19810825