

Title (en)
PULSE WIDTH MODULATION DECODER.

Title (de)
PULSBREITEN-MODULATIONSDEKODER.

Title (fr)
DECODEUR DE MODULATION DE LARGEUR D'IMPULSION.

Publication
EP 0077332 A1 19830427 (EN)

Application
EP 82900524 A 19811228

Priority
US 22086980 A 19801229

Abstract (en)
[origin: WO8202300A1] A decoder for pulse width modulated (PWM) signals comprising an integrator (14) and a sample-and-hold circuit (20) wherein the sample-and-hold output signal is fed back to the input of the integrator (14). No periodic initialization of the integrator (14) is required. The gains of the integrator (14) and sample-and-hold circuit (20) and the capacitance of the integrator capacitor (28) affect only the settling time of the decoder, not the value to which the decoder output (Vo) ultimately settles.

Abstract (fr)
Un decodeur pour des signaux modules par largeur d'impulsion (PWM) comprend un integrateur (14) et un circuit d'echantillonnage-blocage (20) ou le signal de sortie d'echantillonnage-blocage est renvoye a l'entree de l'integrateur (14). Aucune initialisation periodique de l'integrateur (14) n'est requise. Les gains de l'integrateur (14) et le circuit d'echantillonnage-blocage (20) ainsi que la capacitance du condensateur (28) de l'integrateur n'affectent que le temps de stabilisation du decodeur, non la valeur a laquelle la sortie du decodeur (Vo) se stabilise finalement

IPC 1-7
H03K 9/08

IPC 8 full level
H03K 9/08 (2006.01)

CPC (source: EP)
H03K 9/08 (2013.01)

Designated contracting state (EPC)
CH DE FR GB LI

DOCDB simple family (publication)
WO 8202300 A1 19820708; EP 0077332 A1 19830427

DOCDB simple family (application)
US 8101757 W 19811228; EP 82900524 A 19811228