

Title (en)

Method and circuit arrangement to optimize the operation of an electronic taximeter.

Title (de)

Verfahren und Schaltungsanordnung zur Optimierung der Bedienungsabläufe beim Betrieb eines elektronischen Taxameters.

Title (fr)

Procédé et circuit électrique pour optimiser la commande d'un taximètre électronique.

Publication

EP 0079401 A1 19830525 (DE)

Application

EP 81109777 A 19811119

Priority

EP 81109777 A 19811119

Abstract (en)

The method and the switching arrangement serve for setting a taximeter to simple and to complex tariff structures. The four operating keys (VT, RT, ST, ZT), whenever actuated, are assigned a functional allocation determining the following state and this is stored together with a selected tariff. A microcomputer (1) can be connected as a central processing unit via a bidirectional data bus (30) to a chargeable memory unit (17), in which tariff data dependent on tariff steps, combined with functional allocations, can be stored as variable information. <IMAGE>

Abstract (de)

Das Verfahren und die Schaltungsanordnung dienen der Einstellung eines Taxameters auf einfache und komplexe Tarifstrukturen. Das Verfahren besteht darin, den vier Bedientasten (VT, RT, ST, ZT) bei jeder Betätigung eine den folgenden Zustand bestimmende Funktionszuweisung zuzuordnen und letztere zusammen mit einem gewählten Tarif zu speichern. Die Schaltungsanordnung hierfür sieht vor, daß ein Mikrocomputer (1) als zentrale Verarbeitungseinheit über einen bidirektionalen Datenbus (30) mit einer aufladbaren Speichereinheit (17) verbindbar ist, in welche als variable Informationen tarifstufenabhängig Tarifdaten kombiniert mit Funktionszuweisungen einspeicherbar sind.

IPC 1-7

G07B 13/00

IPC 8 full level

G07B 13/00 (2006.01)

CPC (source: EP)

G07B 13/00 (2013.01)

Citation (search report)

- [A] WO 8102483 A1 19810903 - LARSEN I
- [A] EP 0000444 A1 19790124 - CENTRODYNE CORP [CA]
- [A] WO 8002207 A1 19801016 - SCHMIDT G
- [A] US 4217484 A 19800812 - GERST WILLIAM J [US]
- [A] US 4167040 A 19790904 - HERITIER FRANCIS R [GB], et al
- [A] US 4001560 A 19770104 - LARSEN CARL IB PEDER
- [A] GB 1602274 A 19811111 - MICROSYSTEM DESIGN LTD
- [A] ELECTRICAL DESIGN NEWS, 20. März 1977, Seiten 73,75,77, Denver, USA

Cited by

EP0406663A3; DE4322051A1; EP0632409A3; EP0180845A3; DE3440798C1; US4740900A; EP0184067B1

Designated contracting state (EPC)

AT CH DE FR GB IT LI SE

DOCDB simple family (publication)

EP 0079401 A1 19830525; ES 517527 A0 19831001; ES 8308649 A1 19831001; FI 823962 A0 19821118; FI 823962 L 19830520

DOCDB simple family (application)

EP 81109777 A 19811119; ES 517527 A 19821119; FI 823962 A 19821118