

Title (en)

Safe protected against false manipulation.

Title (de)

Geldschrank mit einer Fehlbedienungssicherung.

Title (fr)

Coffre-fort protégé contre les fausses manoeuvres.

Publication

EP 0102346 A2 19840307 (DE)

Application

EP 83890123 A 19830725

Priority

AT 294082 A 19820729

Abstract (en)

In a safe with locks acting indirectly or directly on a bolt mechanism, specifically with a time lock, a combination lock and at least one key-actuated lock, to prevent intentional or unintentional improper operation the time lock is designed as an electronic calendar time lock (13) and the combination lock as an electronic digital lock (15). In a way known per se, the time lock (13) is designed to emit a time-coincidence signal (tk) when an enterable stored release time coincides with the actual clock time and the digital lock (15) is designed to emit a digit-coincidence signal (zk) when a preselectable stored reference digit sequence corresponds to a digit sequence enterable by means of an input device (17). The time-coincidence signal (tk) is used for activating the digital lock (15) and the digit-coincidence (zk) is used solely for actuating an electromechanical actuator (6) acting on the bolt mechanism (1) or on a blocking slide (2) of the bolt mechanism. The time lock (13) is designed for emitting a release signal (ts) indicating the conclusion of the entry of a release time, and this release signal (ts) is used for returning the digital lock (15) to its blocking position and, if appropriate, for blocking the input device (17). The key-actuated lock is equipped with a blockable keyhole closing piece (9) or the like, the blocking of which can be cancelled only when the digit-coincidence signal (zk) is present.

Abstract (de)

Bei einem Geldschrank mit einer Fehlbedienungssicherung, mit auf ein Riegelwerk mittel- oder unmittelbar wirkenden Schlossern, und zwar mit einem Zeitschloß, einem Kombinationsschloß und mit zumindest einem schlüsselbetätigten Schloß ist zwecks Vermeidung beabsichtigter oder unbeabsichtigter Fehlbedienungen vorgesehen, daß das Zeitschloß als elektronisches Kalender-Zeitschloß (13) und das Kombinationsschloß als elektronisches Zifternschloß (15) ausgebildet ist, wobei in an sich bekannter Weise das Zeitschloß (13) bei Übereinstimmen eines eingebaren, gespeicherten Freigabezeitpunktes mit der tatsächlichen Uhrzeit zur Abgabe eines Zeitkoinzidenzsignales (tk) und das Zifternschloß (15) bei Übereinstimmung einervorwählbaren, gespeicherten Referenzziffernfolge mit einer mittels einer Eingabeeeinrichtung (17) eingebaren Ziffernfolge zur Abgabe eines Zifternkoinzidenzsignales (zk) eingerichtet sind, daß das Zeitkoinzidenzsignal (tk) zur Aktivierung des Zifternschlosses (15) und das Zifternkoinzidenzsignal (zk) allein zur Betätigung eines auf das Riegelwerk (1) bzw. auf einen Sperrschieber (2) des Regelwerks wirkenden elektromechanischen Stellgliedes (6) herangezogen sind, daß das Zeitschloß (13) zur Abgabe eines Schlußsignales (ts), welches den Abschluß der Eingabe eines Freigabezeitpunktes anzeigen, eingerichtet ist und dieses Schlußsignal (t) zur Rückführung des Zifternschlosses (15) in dessen Sperrstellung sowie gegebenenfalls zur Blockierung der Eingabeeeinrichtung (17) herangezogen ist und daß das Schließselbetätigte Schloß mit einem blockierbaren Schlüssellochverschlußstück (9) od.dgl. versehen ist, dessen Blockierung erst bei Vorliegen des Zifternkoinzidenzsignales (zk) aufhebbar ist Fig. 1.

IPC 1-7

E05B 49/00

IPC 8 full level

G07C 9/00 (2006.01); **E05F 15/20** (2006.01)

CPC (source: EP)

G07C 9/00674 (2013.01); **G07C 9/00912** (2013.01); **E05F 15/77** (2015.01)

Cited by

EP0890697A3; US4774512A; FR2583178A1; CH667126A5; FR2582037A1; EP0197893A1; CN114000863A; DE3904880A1; EP0256430A1; FR2603059A1; US4944170A; CN108320983A; FR2711448A1; GB2486364A; GB2449748B; GB2486364B; US8443737B2

Designated contracting state (EPC)

AT BE CH DE FR GB IT LI NL SE

DOCDB simple family (publication)

EP 0102346 A2 19840307; EP 0102346 A3 19850710; AT 373665 B 19840210; AT A294082 A 19830615

DOCDB simple family (application)

EP 83890123 A 19830725; AT 294082 A 19820729