

Title (en)  
DISPLAY FOR A COMPUTER.

Title (de)  
ANZEIGE FÜR EINEN RECHNER.

Title (fr)  
AFFICHAGE POUR UN ORDINATEUR.

Publication  
**EP 0107687 A1 19840509 (EN)**

Application  
**EP 83901331 A 19830422**

Priority  
GB 8211723 A 19820422

Abstract (en)  
[origin: WO8303916A1] A coloured display for a computer is derived using a first set of digital words representing locations in a pixel matrix for the pattern to be displayed and a second set of digital words representing foreground and background colours for the pattern on the basis of a conventional character display whereby to reduce the amount of storage required for the colour information while permitting high resolution graphics. Circuits are provided for converting digital R, G, B signals into analogue Y, U, V signals and each of these circuits comprises a control transistor in whose collector circuit is connected the base of an output transistor and in whose emitter circuit are connected parallel switches and resistances which switches are controlled by signals derived from the digital R, G, B signals whereby to alter the base bias of the output transistor.

Abstract (fr)  
Un affichage en couleur pour un ordinateur est obtenu en utilisant un premier ensemble de mots numériques représentant des emplacements dans une matrice de "pixels" pour le motif à afficher et un deuxième ensemble de mots numériques représentant les couleurs de premier plan et d'arrière plan pour le motif sur la base d'un affichage de caractère conventionnel afin de réduire la quantité de mémoire requise pour les informations couleurs tout en permettant des graphiques de haute définition. Des circuits permettent de convertir des signaux numériques RVB en des signaux analogiques (Y, U, V) et chacun de ces circuits comprend un transistor de commande dont le circuit collecteur est relié à la base d'un transistor de sortie et dont le circuit émetteur comprend des commutateurs et des résistances connectées en parallèle, les commutateurs étant commandés par des signaux dérivés des signaux numériques RVB de manière à modifier la polarisation de la base du transistor de sortie.

IPC 1-7  
**G09G 1/28**

IPC 8 full level  
**H04N 9/67** (2006.01); **G09G 5/00** (2006.01); **G09G 5/02** (2006.01)

CPC (source: EP)  
**G09G 5/024** (2013.01)

Cited by  
US8908980B2

Designated contracting state (EPC)  
AT BE CH DE FR GB LI LU NL SE

DOCDB simple family (publication)  
**WO 8303916 A1 19831110**; DE 3377306 D1 19880811; EP 0107687 A1 19840509; EP 0107687 B1 19880706; JP S59500929 A 19840524

DOCDB simple family (application)  
**GB 8300119 W 19830422**; DE 3377306 T 19830422; EP 83901331 A 19830422; JP 50153783 A 19830422