

Title (en)  
TIME MULTIPLEX SWITCH FOR TIME DIVISION SWITCHING SYSTEMS.

Title (de)  
ZEITMULTIPLEX-KOPPELFELD FÜR ZEITMULTIPLEX-VERMITTLUNGSSYSTEME.

Title (fr)  
COMMUTATEUR DE MULTIPLEXAGE TEMPOREL POUR SYSTEMES DE COMMUTATION TEMPORELLE.

Publication  
**EP 0115486 A1 19840815 (EN)**

Application  
**EP 83900770 A 19830126**

Priority  
US 40309382 A 19820729

Abstract (en)  
[origin: WO8400660A1] A time division switching system having a plurality of time-slot interchange units (11, 12) interconnected by a time multiplex switch (10). Each time-slot interchange unit includes a controller (17, 18) which communicates with other controllers through the normally speech and data conveying time multiplex switch. The time multiplex switch comprises a pair of switch matrices (205, 206) each of which is connected to all time-slot interchange units. Additionally, switch matrices are interconnected so that information at a particular output of both switch matrices is directly connected to an input of the other switch matrix. When communication is requested between two time-slot interchange units, a path is sought over the connections between the two time-slot interchange units and the same switch matrix. If no such path can be found, a path is sought to the two separate switch matrices and communication between the two switch matrices is maintained over the connection between them.

Abstract (fr)  
Un système de commutation à division de temps possède une pluralité d'unités d'échange à tranches de temps (11, 12) interconnectées par un commutateur de multiplexage temporel (10). Chaque unité d'échange à tranche de temps comprend un contrôleur (17, 18) qui communique avec d'autres contrôleurs par l'intermédiaire du commutateur de multiplexage temporel d'acheminement normal de la parole et des données. Le commutateur de multiplexage temporel comprend une paire de matrices de commutation (205, 206), chacune d'elles étant connectée à toutes les unités d'échange à tranches de temps. De plus, des matrices de commutation sont interconnectées de sorte qu'une information au niveau d'une sortie particulière de deux matrices de commutation est connectée directement à une entrée de l'autre matrice de commutation. Lorsqu'une communication est requise entre deux unités d'échange à tranches de temps, un circuit ou chemin est recherché entre les connexions des deux unités d'échange à tranches de temps et la même matrice de commutation. Si aucun chemin ne peut être trouvé, on recherche un chemin pour les deux matrices séparées de commutation et une communication entre ces deux matrices de commutation est maintenue par la connexion entre elles.

IPC 1-7  
**H04Q 11/04**

IPC 8 full level  
**H04Q 11/04** (2006.01)

CPC (source: EP)  
**H04Q 11/0407** (2013.01)

Designated contracting state (EPC)  
DE FR GB NL

DOCDB simple family (publication)  
**WO 8400660 A1 19840216**; EP 0115486 A1 19840815

DOCDB simple family (application)  
**US 8300121 W 19830126**; EP 83900770 A 19830126