

Title (en)
TEST MODULE FOR ASYNCHRONOUS BUS.

Title (de)
TESTMODÜLE FÜR ASYNCHRONEN ANSCHLUSS.

Title (fr)
MODULE DE TEST POUR BUS ASYNCHRONE.

Publication
EP 0135505 A1 19850403 (EN)

Application
EP 84900434 A 19831212

Priority
US 46430583 A 19830207

Abstract (en)
[origin: WO8403156A1] A test module for troubleshooting and diagnosing an asynchronous microprocessor bus (26) in real time under normal operating conditions. The test module operates in a system environment and at true operating speed until a fault occurs. Once a fault is detected, the circuit will halt the microprocessor and freeze the bus signals at fault detection time. Latches (10, 14, 18, 22) are connected to the asynchronous bus (26) under test and a test bus (28). A comparator (24) connected to the latches compares the data pattern under test to the test pattern, providing a continue signal when the data patterns are identical and a diagnose signal when the data patterns are not equal. The continue signal allows the microprocessors to continue to the next pattern and the diagnose signal initiates a diagnose sequence in the test microprocessor.

Abstract (fr)
Module de test pour le dépannage et le diagnostic d'un bus de microprocesseur asynchrone (26) en temps réel dans des conditions normales de fonctionnement. Le module de test fonctionne dans un environnement du système et à une vitesse de fonctionnement effective jusqu'à ce qu'une erreur se produise. En cas de détection d'une erreur, le circuit stoppe le microprocesseur et fige les signaux du bus dans leur état à l'instant de la détection de l'erreur. Des bascules (10, 14, 18, 22) sont reliées au bus asynchrone (26) à tester et à un bus de test (28). Un comparateur (24) relié aux bascules compare le motif de données à tester au motif de test, produisant un signal continu lorsque les motifs de données sont identiques et un signal de diagnostic lorsque les motifs de données sont différents. Le signal continu permet aux microprocesseurs de continuer jusqu'au prochain motif et le signal de diagnostic fait débiter une séquence de diagnostic dans le microprocesseur de test.

IPC 1-7
G06F 11/00; **G06F 11/30**

IPC 8 full level
G06F 11/22 (2006.01); **G06F 11/00** (2006.01); **G06F 11/267** (2006.01); **H04L 69/40** (2022.01)

CPC (source: EP)
G06F 11/0763 (2013.01); **G06F 11/221** (2013.01)

Designated contracting state (EPC)
DE FR GB NL

DOCDB simple family (publication)
WO 8403156 A1 19840816; EP 0135505 A1 19850403; JP S60500429 A 19850328

DOCDB simple family (application)
US 8301962 W 19831212; EP 84900434 A 19831212; JP 50055484 A 19831212