

Title (en)

MICROCOMPUTER INTERFACE ARRANGEMENT.

Title (de)

INTERFACE-ANORDNUNG FÜR MIKROCOMPUTER.

Title (fr)

AGENCEMENT D'UNE INTERFACE POUR MICRO-ORDINATEUR.

Publication

**EP 0136301 A1 19850410 (EN)**

Application

**EP 84900738 A 19840217**

Priority

GB 8304573 A 19830218

Abstract (en)

[origin: WO8403376A1] An interface arrangement (16) for connecting an external device to an existing microcomputer (14) and, in particular, for interfacing the microcomputer (14) with a local area network (12). The interface arrangement (16) includes a socket (20) for receiving a microprocessor (22) of the microcomputer (14) after removal of the microprocessor from the microcomputer, and interconnection means (26, 28) arranged to plug into the microcomputer socket (24) vacated by removal of the microprocessor (22). The microprocessor (22) when received in the socket (20) of the interface arrangement (16) can communicate, via the interconnection means (26, 28) with the remainder of the microcomputer (14) so as to continue to operate in the same manner as when installed in the microcomputer. The interface arrangement (16) also includes circuitry (47, 100) for enabling data transfer to be selectively established by the microcomputer between itself and an external device, such as a file server, without causing undesired operations within the microcomputer (14). The coupling of the interface arrangement (16) into the vacated microprocessor socket (24) of the microcomputer (14) means that the hardware details of the interface arrangement (16) are dependent only on microprocessor type and not on the microcomputer design.

Abstract (fr)

Un agencement d'interface (16) est destiné à la connexion d'un dispositif externe à un micro-ordinateur existant (14) et, en particulier, permet d'assurer l'interface entre le micro-ordinateur (14) et un réseau local (12). L'interface (16) comprend une borne femelle (20) recevant un microprocesseur (22) du micro-ordinateur (14) après avoir retiré le microprocesseur du micro-ordinateur, et des moyens d'interconnexion (26, 28) destinés à se brancher dans la borne femelle (24) du micro-ordinateur libérée après avoir retiré le microprocesseur (22). Lorsque le microprocesseur (22) est branché dans la borne femelle (20) de l'interface (16), il peut communiquer via les moyens d'interconnexion (26, 28) avec la partie restante du micro-ordinateur (14) de manière à continuer de fonctionner de la même manière que lorsqu'il est installé dans le micro-ordinateur. L'interface (16) comprend également un réseau de circuit (47, 100) pour permettre un transfert de données établi sélectivement par le micro-ordinateur entre lui-même et un dispositif externe tel qu'un serveur de fichiers sans pour autant provoquer des opérations indésirées au sein du micro-ordinateur (14). Le couplage de l'interface (16) dans la borne femelle libérée (24) du micro-ordinateur (14) signifie que les détails du "hardware" de l'agencement d'interface (16) dépendent uniquement du type de microprocesseur et non de la conception du micro-ordinateur.

IPC 8 full level

**G06F 3/00** (2006.01); **G06F 13/12** (2006.01); **G06F 13/38** (2006.01)

CPC (source: EP)

**G06F 13/128** (2013.01); **G06F 13/387** (2013.01)

Designated contracting state (EPC)

AT BE CH DE FR GB LI LU NL SE

DOCDB simple family (publication)

**WO 8403376 A1 19840830**; EP 0136301 A1 19850410; GB 8304573 D0 19830323; IT 1173295 B 19870618; IT 8419678 A0 19840217

DOCDB simple family (application)

**GB 8400046 W 19840217**; EP 84900738 A 19840217; GB 8304573 A 19830218; IT 1967884 A 19840217