

Title (en)
Active equalizer circuit.

Title (de)
Aktive Entzerrerschaltung.

Title (fr)
Circuit égalisateur actif.

Publication
EP 0139814 A2 19850508 (DE)

Application
EP 84102842 A 19840315

Priority
CH 532583 A 19830930

Abstract (en)
[origin: US4605822A] The active equalization circuit utilizes an electronic potentiometer inserted between the output of an addition amplifier and the input of the equalization structure, wherein the controlled output signal of the potentiometer is supplied to the addition input of the addition amplifier via the series circuit of an impedance transformer and of an impedance. A control network with at least one current controlled circuit functions as the electronic potentiometer. This current controlled circuit being inserted between the input of the impedance transformer and the output of the addition amplifier, and/or between the input of the impedance transformer and the input connection of the equalization structure. The active equalization circuit can be advantageously inserted in a hybrid arrangement between the output of a hybrid circuit connected to a two-wire line and the input of an echo compensator, where the echo compensator is controlled via a control circuit by the output signal of the echo compensator.

Abstract (de)
Die aktive Entzerrerschaltung ist mit einer Entzerrerstruktur versehen, die ein zwischen dem Ausgang eines Addierverstärkers (OP) und dem Eingang der Entzerrerstruktur eingefügtes elektronisches Potentiometer aufweist, dessen geregeltes Ausgangssignal über die Reihenschaltung eines Impedanzwandlers (W) und einer Impedanz (YS) einem Addiereingang des Addierverstärkers (OP) zugeführt wird. Als elektronisches Potentiometer dient ein Regelnetzwerk (RN) mit mindestens einer stromgeregelten Schaltung, die zwischen dem Eingang des Impedanzwandlers (W) und dem Ausgang des Addierverstärkers (OP) und/oder zwischen dem Eingang des Impedanzwandlers (W) und dem Eingangsanschluss (A) der Entzerrerstruktur eingefügt ist. Die aktive Entzerrerschaltung kann in vorteilhafter Weise in einer Gabelanordnung zwischen dem Ausgang einer an eine Zweidrahtleitung angeschlossenen Gabelschaltung und dem Eingang eines Echokompensators eingefügt werden, der über eine Regelschaltung vom Ausgangssignal des Echokompensators geregelt ist.

IPC 1-7
H04B 3/14; **H04L 25/04**

IPC 8 full level
H04B 3/04 (2006.01); **H03H 11/04** (2006.01); **H04B 3/14** (2006.01)

CPC (source: EP US)
H04B 3/145 (2013.01 - EP US)

Designated contracting state (EPC)
AT CH DE FR GB IT LI NL

DOCDB simple family (publication)
EP 0139814 A2 19850508; **EP 0139814 A3 19860730**; AU 2645884 A 19850404; AU 561084 B2 19870430; GR 81859 B 19841212; JP S6093816 A 19850525; NO 842004 L 19850401; US 4605822 A 19860812

DOCDB simple family (application)
EP 84102842 A 19840315; AU 2645884 A 19840405; GR 840174233 A 19840328; JP 20287684 A 19840927; NO 842004 A 19840518; US 64408884 A 19840824