

Publication

EP 0140389 A2 19850508 (DE)

Application

EP 84113155 A 19841031

Priority

DE 3339787 A 19831103

Abstract (en)

[origin: US4603984A] A bidirectional dot-matrix printer compensates for dislocations of the location of the last print clock with printed information on a printed line by producing at least one further print clock after the end of the printing information, and initiating breaking of the printer carriage after such dummy print clocks. During movement of the print head in the reverse direction on the subsequent line, the dummy print clocks are taken into consideration before initiating print clocks which are coincident with printed information.

Abstract (de)

Die Erfindung betrifft ein Verfahren und eine Anordnung zur Reduzierung des Zeichenversatzes in bidirektional druckenden Matrixdruckeinrichtungen; zum Ausgleich der vor allem durch Toleranzen der Bauteile und des Abtastsystems verursachten Verschiebungen des letzten Drucktaktes einer Schreibzeile, werden nach dem letzten wirklichen Drucktakt (DT32) mindestens ein weiterer Drucktakt (DTL1,DTL2) ohne Abdruckinformation (Leerdrucktakte) gebildet und der Abbremsvorgang erst nach dem letzten dieser Leerdrucktakte eingeleitet; der Druckstart für die nächste Schreibzeile wird dann unter Berücksichtigung dieser Leerdrucktakte (DTL1,DTL2) eingeleitet.

IPC 1-7

B41J 19/14

IPC 8 full level

B41J 2/51 (2006.01); **B41J 19/14** (2006.01)

CPC (source: EP US)

B41J 19/145 (2013.01 - EP US)

Cited by

EP0290219A3

Designated contracting state (EPC)

CH DE FR GB IT LI NL SE

DOCDB simple family (publication)

EP 0140389 A2 19850508; **EP 0140389 A3 19880120**; **EP 0140389 B1 19900307**; DE 3339787 A1 19850515; DE 3481494 D1 19900412; JP S60110461 A 19850615; US 4603984 A 19860805

DOCDB simple family (application)

EP 84113155 A 19841031; DE 3339787 A 19831103; DE 3481494 T 19841031; JP 23051184 A 19841102; US 66673584 A 19841031