

Title (en)

A RECEIVER SYSTEM FOR ELIMINATING SELF-QUIETING SPURIOUS RESPONSES.

Title (de)

EMPFÄNGERSYSTEM ZUR BESEITIGUNG VON AUTOMATISCHEM STUMMSCHALTEN DURCH RAUSCHABHÄNGIGES ANSPRECHEN.

Title (fr)

SYSTEME RECEPTEUR POUR ELIMINER DES REPONSES NON SELECTIVES D'AUTO-INSONORISATION.

Publication

EP 0144394 A1 19850619 (EN)

Application

EP 84902256 A 19840514

Priority

- US 49530783 A 19830516
- US 49530883 A 19830516

Abstract (en)

[origin: WO8404637A1] A multiple conversion superheterodyne receiver system (200) includes a first frequency synthesizer (230) capable of generating any one of a number of predetermined first local oscillator frequencies for mixing with an incoming signal to produce a first intermediate frequency. A second frequency synthesizer (235) selectively generates any one of two local oscillator frequencies corresponding to either high side or low side injection to be mixed with first intermediate frequency producing an appropriate second intermediate frequency. A frequency selecting circuit (260, 255, 250) is operatively coupled to the first and second frequency synthesizer (230, 235) for selecting an appropriate one of the first local oscillator frequencies to tune the receiver to a desired channel and for selecting an appropriate one of the second local oscillator frequencies for avoiding receiver self-quieting spurious responses.

Abstract (fr)

Un système récepteur superhétérodine de conversion multiple (200) comprend un premier synthétiseur de fréquence (230) pouvant produire une fréquence quelconque parmi plusieurs fréquences prédéterminées d'un premier oscillateur local pour se mélanger avec un signal d'entrée et produire une première fréquence intermédiaire. Un second synthétiseur de fréquence (235) produit de manière sélective l'une quelconque de deux fréquences d'un oscillateur local correspondant soit à une injection du côté haut soit à une injection du côté bas pour se mélanger à la première fréquence intermédiaire et produire une seconde fréquence intermédiaire appropriée. Un circuit de sélection de fréquence (260, 255, 250) est couplé de manière effective au premier et au second synthétiseurs de fréquence (130, 235) pour sélectionner une fréquence appropriée entre les premières fréquences de l'oscillateur local pour synthoniser le récepteur sur un canal désiré et sélectionner une fréquence appropriée parmi les secondes fréquences d'un oscillateur local de manière à éliminer les réponses non sélectives auto-insonorisantes du récepteur.

IPC 1-7

H04B 1/26

IPC 8 full level

H03D 7/16 (2006.01); **H03J 5/02** (2006.01); **H04B 1/26** (2006.01)

IPC 8 main group level

H04B (2006.01)

CPC (source: EP)

H03D 7/163 (2013.01); **H03J 5/0281** (2013.01)

Cited by

DE19742424C2

Designated contracting state (EPC)

AT CH DE FR GB LI LU NL SE

DOCDB simple family (publication)

WO 8404637 A1 19841122; AU 3012784 A 19841204; AU 562869 B2 19870618; CA 1221741 A 19870512; DE 3480512 D1 19891221; DK 166243 B 19930322; DK 166243 C 19930816; DK 18385 A 19850315; DK 18385 D0 19850115; EP 0144394 A1 19850619; EP 0144394 A4 19851230; EP 0144394 B1 19891115; FI 79211 B 19890731; FI 79211 C 19891110; FI 850167 A0 19850115; FI 850167 L 19850115; SG 4592 G 19920320

DOCDB simple family (application)

US 8400735 W 19840514; AU 3012784 A 19840514; CA 454295 A 19840515; DE 3480512 T 19840514; DK 18385 A 19850115; EP 84902256 A 19840514; FI 850167 A 19850115; SG 4592 A 19920118