

Title (en)

VECTOR ATTRIBUTE GENERATING METHOD AND APPARATUS.

Title (de)

VERFAHREN UND VORRICHTUNG ZUM ERZEUGEN VON VEKTORATTRIBUTEN.

Title (fr)

PROCEDE ET APPAREIL GENERANT DES ATTRIBUTS VECTORIELS.

Publication

EP 0146594 A1 19850703 (EN)

Application

EP 84902290 A 19840523

Priority

US 49802583 A 19830525

Abstract (en)

[origin: WO8404832A1] A method and apparatus for reducing the participation of a central processing unit (28) in the writing of an image into a refresh memory (12) in a graphics display system, wherein a storage means (24) stores attribute data at selected addresses, and addressing means (26) address the storage means in accordance with an attribute format instruction supplied from the central processing unit (28). The attribute format instruction includes a scaler count, a length count, and a starting address. The addressing means (26) address the storage means in accordance with the attribute format instruction and the pixel addressing of the refresh memory (12). The addressing begins at the starting address and is incremented from the starting address after a number of pixels, determined by the scaler count, has been addressed in the refresh memory (12). The addressing means (26) are reset when the starting address has been incremented from the starting address a number of times, which number of times is determined by the length count in the attribute format instruction.

Abstract (fr)

Procédé et appareil de réduction de la participation d'une unité centrale de traitement (28) dans l'écriture d'une image dans une mémoire de régénération (12) d'un système d'affichage graphique, où des moyens de stockage (24) stockent des données d'attributs en des adresses sélectionnées et des moyens d'adressage (26) adressent les moyens de stockage selon une instruction de format d'attribut envoyée par l'unité centrale de traitement (28). L'instruction de format d'attribut comprend un comptage d'échelle, un comptage de longueur et une adresse de départ. Les moyens d'adressage (26) adressent les moyens de stockage selon l'instruction de format d'attribut et l'adressage des pixels de la mémoire de régénération (12). L'adressage commence au niveau de l'adresse de départ et est incrémenté à partir de l'adresse de départ après qu'un certain nombre de pixels, déterminé par le comptage d'échelle, a été adressé dans la mémoire de régénération (12). Les moyens d'adressage (26) sont remis à zéro lorsque l'adresse de départ a été incrémentée à partir de l'adresse de départ un certain nombre de fois, lequel nombre est déterminé par le comptage de longueur dans l'instruction de format d'attribut.

IPC 1-7

G06F 3/00; **G06F 13/00**; **G09G 1/16**; **G09G 1/28**

IPC 8 full level

G09G 5/20 (2006.01); **G06F 3/14** (2006.01); **G06T 1/00** (2006.01); **G06T 11/20** (2006.01); **G09G 5/00** (2006.01); **G09G 5/30** (2006.01); **G09G 5/393** (2006.01)

CPC (source: EP)

G09G 5/30 (2013.01); **G09G 5/393** (2013.01)

Designated contracting state (EPC)

AT BE CH DE FR GB LI LU NL SE

DOCDB simple family (publication)

WO 8404832 A1 19841206; AU 2966984 A 19841218; DE 3483390 D1 19901115; EP 0146594 A1 19850703; EP 0146594 A4 19870723; EP 0146594 B1 19901010; JP S60501575 A 19850919

DOCDB simple family (application)

US 8400787 W 19840523; AU 2966984 A 19840523; DE 3483390 T 19840523; EP 84902290 A 19840523; JP 50228184 A 19840523