

Title (en)

Hard wire circuit for controlling viewing slots in a screen.

Title (de)

Festverdrahtete Einrichtung zum steuern von Fenstern auf einem Bildschirm.

Title (fr)

Circuit câblé de gestion de fenêtres sur écran.

Publication

EP 0158785 A1 19851023 (FR)

Application

EP 85101615 A 19850214

Priority

FR 8402510 A 19840220

Abstract (en)

[origin: US4670752A] The window handler circuit is inserted between an image memory (7) having as many pages as there are possible windows and a screen controller capable of reading from any of the pages of the image memory. The handler comprises two auxiliary memories (3, 4) each of which stores bit maps in which a logic one bit indicates that the corresponding window includes an image element in the same line or the same column as the case may be as the screen position currently being scanned. A battery (5) of AND gates receives the line and column bit maps associated with the current screen position and generates a third bit map in which each logic one bit indicates that the corresponding window includes an image element at the current screen position. A priority encoder (6) then selects the visible or "uppermost" window from the said third bit map by generating the number (N) of the page to be read in the image memory (7). Relatively little memory is dedicated to determining the uppermost window at any screen position, since a two-dimensional array (the window bit map for each screen position) is generated from two one-dimensional arrays.

Abstract (fr)

Ce circuit s'intercale entre une mémoire d'image (7) organisée en autant de pages qu'il y a de fenêtres possibles et un contrôleur d'écran capable de lire une page quelconque de la mémoire d'image. Il comporte deux mémoires auxiliaires, l'une (3) adressée par une partie (X) du mot d'adressage de contrôleur d'écran fonction de l'abscisse sur l'écran (1) de l'élément d'image (2) scruté en cours de balayage et contenant les projections d'abscisse (DX) des fenêtres, l'autre (4) adressée par une autre partie (Y) du mot d'adressage du contrôleur d'écran fonction de l'ordonnée sur l'écran (1) de l'élément d'image (2) scruté en cours de balayage et contenant les projections d'ordonnée (DY) des fenêtres, une batterie de portes logiques (5) repérant les fenêtres auxquelles appartient l'élément d'image scruté à partir de sa position par rapport aux projections (DX, DY) de fenêtres, et un encodeur de priorité (6) déterminant celle des fenêtres visible sur l'écran à laquelle appartient l'élément d'image scruté et fournissant un numéro N de fenêtres adressant la mémoire d'image (7) au niveau des pages.

IPC 1-7

G09G 1/16

IPC 8 full level

G06F 3/048 (2013.01); **G06F 3/14** (2006.01); **G06T 11/00** (2006.01); **G09G 1/16** (2006.01); **G09G 5/14** (2006.01)

CPC (source: EP US)

G09G 5/14 (2013.01 - EP US)

Citation (search report)

[A] FR 2517448 A1 19830603 - HITACHI LTD [JP]

Cited by

EP0261463A3; US5129055A

Designated contracting state (EPC)

AT BE CH DE FR GB IT LI LU NL SE

DOCDB simple family (publication)

US 4670752 A 19870602; AT E37109 T1 19880915; DE 3564876 D1 19881013; EP 0158785 A1 19851023; EP 0158785 B1 19880907; FR 2559927 A1 19850823; FR 2559927 B1 19860516; JP H0254957 B2 19901126; JP S60188992 A 19850926

DOCDB simple family (application)

US 70256785 A 19850219; AT 85101615 T 19850214; DE 3564876 T 19850214; EP 85101615 A 19850214; FR 8402510 A 19840220; JP 3137785 A 19850219