

## Title (en)

Event control and recording system for safety devices.

## Title (de)

Ereignissteuer- und Speicheranlage bestimmt für Sicherheitseinrichtungen.

## Title (fr)

Système de contrôle et d'enregistrement d'événements, destiné aux installations de sécurité.

## Publication

**EP 0170559 A1 19860205 (FR)**

## Application

**EP 85401268 A 19850625**

## Priority

FR 8409947 A 19840625

## Abstract (en)

1. Device for controlling and recording events within security installations, particularly alarm installations, comprising a first apparatus connected to a plurality of live circuits of the installation and consisting of a microprocessor (3) allowing the detection of changes in the state of said circuits and the transmission of a time recorded message concerning a change of state to a storage memory, and a second apparatus being provided to visually display the message stored in the memory of the first apparatus ; characterized in that the first apparatus is permanently placed in the surveillance security installation within an impregnable case, the microprocessor (3) of the first apparatus being permanently programmed during manufacture and any attempt to open the case leading automatically to the storage of corresponding information in the memory (4) ; and in that the second apparatus is portable and is separated from the first apparatus, means being provided for connecting the two apparatuses when is wished to display the message stored in the memory (4) of the first apparatus.

## Abstract (fr)

Système de contrôle et d'enregistrement d'événements, destiné aux installations de sécurité. Le premier équipement fixe, emmagasine dans la mémoire (3) les informations provenant des installations, par l'intermédiaire des photocoupleurs (2), des commutateurs de niveau (1), et du microprocesseur (9), à l'image des événements à enregistrer survenus à des installations de sécurité. Le quartz (4) séquence le fonctionnement de l'équipement. La batterie (8) permet la conservation des informations dans la mémoire (3) et maintient le microprocesseur (9) au repos en cas d'absence d'alimentation. Les registres tampons (5-7) servent à l'écriture ou à la lecture des informations de la mémoire (3) par l'intermédiaire du microprocesseur (9) qui, également, positionne les événements dans le temps (année, mois, jour, heure, minute). Le second équipement portatif appelle les informations détenues dans la mémoire (3), à l'aide au clavier (13) pour les obtenir en clair sur un périphérique de visualisation (12). Ces informations passent par les registres (5-7), les microprocesseurs (9-14) et les prises (6-11).

## IPC 1-7

**G08B 23/00**; **G08B 19/00**

## IPC 8 full level

**G07B 15/00** (2006.01); **G07B 15/06** (2011.01); **G07C 3/00** (2006.01); **G08B 19/00** (2006.01); **G08B 23/00** (2006.01); **G08B 25/14** (2006.01); **G08G 1/01** (2006.01)

## CPC (source: EP)

**G07B 15/063** (2013.01); **G07C 3/00** (2013.01); **G08B 19/00** (2013.01); **G08B 23/00** (2013.01); **G08B 25/14** (2013.01)

## Citation (search report)

- [Y] FR 2388345 A1 19781117 - MANGOOD CORP [US]
- [Y] US 4285483 A 19810825 - CIPOLLONE JOHN J
- [Y] FR 2457528 A1 19801219 - THEVENET BERNARD

## Cited by

FR2648905A1; FR2874728A1; EP0543176A1; US8134462B1; EP0424273A1; FR2653624A1; GB2297183A; GB2297183B; US5877685A; WO9100581A1; WO9423410A1; WO2006027456A1

## Designated contracting state (EPC)

AT BE CH DE FR GB IT LI LU

## DOCDB simple family (publication)

**EP 0170559 A1 19860205**; **EP 0170559 B1 19890614**; AT E44103 T1 19890615; DE 3571091 D1 19890720; FR 2566561 A1 19851227; FR 2566561 B1 19871009

## DOCDB simple family (application)

**EP 85401268 A 19850625**; AT 85401268 T 19850625; DE 3571091 T 19850625; FR 8409947 A 19840625