

Title (en)
Control circuit for an AC plasma panel.

Title (de)
Steuerungsanordnung für eine Wechselstromplasmaanzeigetafel.

Title (fr)
Circuit de commande d'un panneau à plasma de type alternatif.

Publication
EP 0197809 A1 19861015 (FR)

Application
EP 86400450 A 19860304

Priority
FR 8503227 A 19850305

Abstract (en)
[origin: US4775860A] A control circuit is provided for an alternating type plasma display panel, comprising integrated circuits which are used for the first and second electrode arrays of the panel. In the first array, the integrated circuits participate in producing selective signals and transmit the reference voltage of the sustaining signals. In the second array, the integrated circuits participate in producing selective signals, and transmit the square wave voltage of the sustaining signals and their reference voltage is floating, that is to say that it follows the sustaining signals and, during production of the selective signals, it follows the lowest potential that is possible to apply to the electrodes. The integrated circuits are provided with logic circuits which receive a signal indicating whether the integrated circuit is used with the first or with the second electrode arrays, so that in the case of use with the first array the active electrodes are brought to the high level with respect to the non active electrode and in the case of use with the second array the non active electrodes are brought to the high level with respect to the active electrodes.

Abstract (fr)
Le circuit de commande selon l'invention comporte des circuits intégrés (8) qui sont utilisés pour le premier et le second réseaux d'électrodes du panneau. Sur le premier réseau, les circuits intégrés participent à l'élaboration des signaux sélectifs et transmettent la tension de référence des signaux d'entretien ; - Sur le second réseau, les circuits intégrés participent à l'élaboration des signaux sélectifs, transmettent la tension en créneaux des signaux d'entretien et leur tension de référence est flottante, c'est-à-dire qu'elle suit les signaux d'entretien et que; lors de l'élaboration des signaux sélectifs, elle suit le potentiel le plus bas qu'il soit possible d'appliquer aux électrodes. Les circuits intégrés sont munis de circuits logiques qui reçoivent un signal (Inv) indiquant si le circuit intégré (8) est utilisé sur le premier ou sur le second réseaux d'électrodes, de façon à ce que dans le cas d'une utilisation sur le premier réseau, les électrodes actives soient portées au niveau haut par rapport aux électrodes non-actives soient portées au niveau haut par rapport aux électrodes actives.

IPC 1-7
G09G 3/28

IPC 8 full level
G09G 3/28 (2013.01); **G09G 3/288** (2013.01); **G09G 3/296** (2013.01)

CPC (source: EP US)
G09G 3/296 (2013.01 - EP US); **G09G 3/2927** (2013.01 - EP US); **G09G 3/293** (2013.01 - EP US); **G09G 3/294** (2013.01 - EP US); **G09G 3/297** (2013.01 - EP US)

Citation (search report)
[AD] FR 2547091 A1 19841207 - THOMSON CSF [FR]

Cited by
US6890748B2

Designated contracting state (EPC)
DE GB NL

DOCDB simple family (publication)
EP 0197809 A1 19861015; **EP 0197809 B1 19890426**; DE 3663097 D1 19890601; FR 2578671 A1 19860912; FR 2578671 B1 19870515; JP H0564799 B2 19930916; JP S62123493 A 19870604; US 4775860 A 19881004

DOCDB simple family (application)
EP 86400450 A 19860304; DE 3663097 T 19860304; FR 8503227 A 19850305; JP 4714786 A 19860304; US 83373586 A 19860225