

Title (en)  
CONTROL APPARATUS.

Title (de)  
REGELUNGSVORRICHTUNG.

Title (fr)  
APPAREIL DE REGULATION.

Publication  
**EP 0203913 A1 19861210 (EN)**

Application  
**EP 84900485 A 19840113**

Priority  
**AU 8400007 W 19840113**

Abstract (en)  
[origin: WO8503159A1] A control apparatus for controlling an electrical appliance (37) connected thereto in response to a series of coded input signals and particularly to the rings of a telephone (15). The apparatus includes an input stage which has an input signal pickup (11) and a pulse generator (40) for conditioning the input signals into an appropriate form. A counter (16) counts the conditioned input signals and outputs a count signal at the count outputs (25) indicative of the number counted. A timer (18) is reset by the input signals and produces various time signals at timing outputs (20) which correspond to different times from the last received input signal. A logic circuit decodes the coded input signals in response to count signals and time signals input thereto. An output circuit generates an output control signal and conveys the control signal to an appliance controller (29) which controls the appliance (37). Specific forms of pulse generator (40), logic circuit, and output circuit are defined herein.

Abstract (fr)  
Appareil de régulation pour effectuer la régulation d'un appareil électrique (37) qui lui est connecté en réponse à une série de signaux d'entrée codés et en particulier aux appels d'un téléphone (15). L'appareil comporte un étage d'entrée possédant un capteur de signaux d'entrée (11) et un générateur d'impulsions (40) pour conditionner les signaux d'entrée sous une forme appropriée. Un compteur (16) compte les signaux d'entrée conditionnés et émet un signal de comptage aux sorties de comptage (25) indiquant le nombre compté. Un synchroniseur (18) est remis à zéro par les signaux d'entrée et produit divers signaux de synchronisation à des sorties de synchronisation (20) correspondant à la différence de temps depuis le dernier signal d'entrée reçu. Un circuit logique décode les signaux d'entrée codés en réponse aux signaux de comptage et les signaux de synchronisation entrent dans celui-ci. Un circuit de sortie produit un signal de régulation de sortie et amène le signal de régulation à un régulateur d'appareil (29) effectuant la régulation de l'appareil (37). La présente invention définit des formes spécifiques de générateur d'impulsions (40), de circuit logique et de circuit de sortie.

IPC 1-7  
**G08B 1/08**; **G08B 3/10**

IPC 8 full level  
**G05B 9/02** (2006.01); **G05B 24/02** (2006.01); **G08B 1/08** (2006.01); **H04M 11/00** (2006.01); **H04Q 9/14** (2006.01)

CPC (source: EP)  
**G08B 1/08** (2013.01); **H04M 11/007** (2013.01)

Designated contracting state (EPC)  
AT BE CH DE FR GB LI LU NL SE

DOCDB simple family (publication)  
**WO 8503159 A1 19850718**; EP 0203913 A1 19861210; EP 0203913 A4 19890206; JP S61502995 A 19861218

DOCDB simple family (application)  
**AU 8400007 W 19840113**; EP 84900485 A 19840113; JP 50051684 A 19840113