

Title (en)

Car radio or an apparatus combining it with a microprocessor-controlled warning tone device.

Title (de)

Autoradio oder Gerätekombination mit Autoradio mit mikroprozessorgesteuerter Warntoneinrichtung.

Title (fr)

Autoradio ou combinaison d'appareil avec autoradio comprenant un dispositif d'alerte sonore commandé par microprocesseur.

Publication

EP 0224763 A2 19870610 (DE)

Application

EP 86115657 A 19861111

Priority

DE 3542844 A 19851204

Abstract (en)

In a car radio or a combined apparatus with a car radio having an automatic station seeking circuit, a microprocessor-controlled warning tone device which outputs a warning tone via the AF amplifier when the transmitting area identification signal for a desired traffic programme transmitter can no longer be received and/or in the event of an unsuccessful search for a new traffic programme transmitter which is more suitable for reception, and a controllable control element which opens the low end of the volume controller when the warning tone starts and causes an increase in the volume, the microprocessor generates a constant-amplitude warning tone signal which is supplied to an integrating section preceding the controllable control element. The integrating section generates a slowly increasing direct-voltage control signal from the warning tone signal and outputs this control signal to the controllable control element. The controllable control element itself has a forward resistance which depends on the magnitude of the control signal.

Abstract (de)

Bei einem Autoradio oder einer Gerätekombination mit Autoradio mit einer automatischen Sendersuchlaufschaltung, einer mikroprozessorgesteuerten Warntoneinrichtung, die über den NF-Verstärker bei nicht mehr empfangbarer Sendebereichskennung für einen gewünschten Verkehrsfunksender und/oder bei einem vergeblichen Suchlauf nach einem neuen, empfangswürdigeren Verkehrsfunksender einen Warnton abgibt, sowie einem steuerbaren Stellglied, das beim Start des Warntons den Fußpunkt des Lautstärkestellers aufastet und eine Anhebung der Lautstärke bewirkt, erzeugt der Mikroprozessor ein Warntonsignal konstanter Amplitude, das einem dem steuerbaren Stellglied vorgeschalteten Integrierglied zugeführt ist. Das Integrierglied erzeugt aus dem Warntonsignal ein langsam ansteigendes Gleichspannungs-Steuersignal und gibt dieses an das steuerbare Stellglied ab. Das steuerbare Stellglied selbst weist einen von der Größe des Steuersignals abhängigen Durchlaßwiderstand auf.

IPC 1-7

G08G 1/09

IPC 8 full level

G08G 1/09 (2006.01)

CPC (source: EP)

G08G 1/094 (2013.01)

Cited by

EP0326746A3; EP0326747B1

Designated contracting state (EPC)

CH DE FR IT LI

DOCDB simple family (publication)

EP 0224763 A2 19870610; EP 0224763 A3 19880921; EP 0224763 B1 19910424; DE 3542844 A1 19870611; DE 3678906 D1 19910529

DOCDB simple family (application)

EP 86115657 A 19861111; DE 3542844 A 19851204; DE 3678906 T 19861111