

Title (en)

CIRCUIT ARRANGEMENT TO ALIGN THE PCM GROUPS ENTERING A COMMUNICATION BRANCH POINT WITH ANOTHER.

Title (de)

SCHALTUNGSANORDNUNG ZUM GEGENSEITIGEN AUSRICHTEN VON IN EINEM ÜBERTRAGUNGSKNOTEN ANKOMMENDEN PCM-GRUPPEN.

Title (fr)

AGENCEMENT DE CIRCUIT PERMETTANT L'ALIGNEMENT, LES UNS PAR RAPPORT AUX AUTRES, DE GROUPES MIC ENTRANT EN UN POINT DE BRANCHEMENT DE COMMUNICATION.

Publication

EP 0231202 A1 19870812 (EN)

Application

EP 86903362 A 19860529

Priority

IT 2178285 A 19850731

Abstract (en)

[origin: WO8701006A1] The circuit arrangement is designed to manage bidirectional transmission of PCM channels and includes the presence of a transmitting section (ST), a receiving section (SR) and a basic time generating unit (TBG). The transmitting section (ST) encodes the PCM signals according to the regulations foreseen by the Manchester II code, and also introduces a violation of the said regulations each time it receives a synchronizing pulse (S1) from the said basic time generating unit (TBG). The receiving section (SR) decodes the received signals, extracts the synchronizing signal (Sr) and outputs the PCM signals with a lag that is a function of the temporal relationship between the synchronizing signal (Sr) extracted from the data stream and the synchronizing signal (S1) output by the basic time generating unit (TBG).

Abstract (fr)

L'agencement de circuit est conçu pour gérer la transmission bidirectionnelle de canaux MIC et inclut une section de transmission (ST), une section de réception (SR) et une unité génératrice de temps de base (TBG). La section de transmission (ST) code les signaux MIC selon les règles prévues par le code Manchester II, entraîne une infraction auxdites réglementations chaque fois qu'elle reçoit une impulsion de synchronisation (S1) de ladite unité génératrice de temps de base (TBG). La section de réception (SR) décode les signaux reçus, extrait le signal de synchronisation (Sr) et sort les signaux MIC avec un retard qui est fonction de la relation temporelle entre le signal de synchronisation (Sr) extrait du flot de données et le signal de synchronisation (S1) sorti par l'unité génératrice de temps de base (TBG).

IPC 1-7

H04Q 11/04; **H04L 25/49**; **H04J 3/06**

IPC 8 full level

H04J 3/06 (2006.01); **H04L 25/49** (2006.01); **H04Q 11/04** (2006.01)

CPC (source: EP)

H04J 3/0629 (2013.01); **H04L 25/4904** (2013.01); **H04Q 11/04** (2013.01)

Citation (search report)

See references of WO 8701006A1

Designated contracting state (EPC)

AT BE CH DE FR GB IT LI LU NL SE

DOCDB simple family (publication)

WO 8701006 A1 19870212; EP 0231202 A1 19870812; GR 861642 B 19860801; IT 1200701 B 19890127; IT 8521782 A0 19850731; YU 105586 A 19881231

DOCDB simple family (application)

EP 8600330 W 19860529; EP 86903362 A 19860529; GR 860101642 A 19860625; IT 2178285 A 19850731; YU 105586 A 19860618