

Title (en)
HARMONIC SAMPLING LOGIC ANALYZER.

Title (de)
LOGIKANALYSATOR MIT HARMONISCHER ABTASTUNG.

Title (fr)
DISPOSITIF D'ANALYSE LOGIQUE D'ECHANTILLONAGE HARMONIQUE.

Publication
EP 0235250 A1 19870909 (EN)

Application
EP 86905511 A 19860818

Priority
US 76915285 A 19850823

Abstract (en)
[origin: WO8701207A1] A logic analyzer employs a phase locked loop (47, 49, 51, 53, etc.) adapted to be driven by a clock signal from a system under test in order to generate a sampling clock (45) that is synchronized in time relationship therewith and a selectable integer multiple in frequency thereof. The time relationship of the system and sampling clocks is controllable.

Abstract (fr)
Un dispositif d'analyse logique utilise une boucle à phase verrouillée (47, 49, 51, 53, etc) adaptée pour être entraînée par un signal d'horloge provenant d'un système en cours de test de manière à produire un signal d'horloge d'échantillonnage (45) qui est synchronisé avec lui dans le temps et un nombre entier sélectionnable qui est un multiple de sa fréquence. La relation temporelle du système et les signaux d'horloge d'échantillonnage peuvent être commandés.

IPC 1-7
G01R 31/28

IPC 8 full level
G01R 13/28 (2006.01); **G01R 31/28** (2006.01); **G06F 11/25** (2006.01)

CPC (source: EP)
G06F 11/25 (2013.01)

Designated contracting state (EPC)
AT BE CH DE FR GB IT LI LU NL SE

DOCDB simple family (publication)
WO 8701207 A1 19870226; EP 0235250 A1 19870909; EP 0235250 A4 19890316; JP S63500676 A 19880310

DOCDB simple family (application)
US 8601680 W 19860818; EP 86905511 A 19860818; JP 50455086 A 19860818