

Title (en)

Hand-shaking method and electronic locking system operating by it.

Title (de)

Verfahren zur bidirektionalen Datenübertragung und danach arbeitendes elektronisches Schlosssystem.

Title (fr)

Procédé de transmission bidirectionnelle de données et application à un système de serrure.

Publication

EP 0242578 A2 19871028 (DE)

Application

EP 87103669 A 19870313

Priority

DE 3613666 A 19860423

Abstract (en)

For bidirectional data transfer in an electronic locking system, the mutual data transfer between the key (B) and the lock (A) can take place via light transmitters and receivers, in particular semi-conductor diodes (6, 6') operating in the infrared range, which are present in said key and lock and form a transfer channel. In order to manage with the smallest possible amount of circuitry, the data transfer between the key (B) and the lock (A) in both directions is undertaken via one and the same transfer channel with corresponding transmitter and receiver exchange. Provided in the key (B) and in the lock (A) there is in each case only one current circuit (3 or 3') containing a semi-conductor diode (6 or 6'), both current circuits being reversible by means of the associated microprocessor (1 or 1') in opposite directions as transmitter and receiver circuit and preferably having the same circuitry. <IMAGE>

Abstract (de)

Zur bidirektionalen Datenübertragung in einem elektronischen Schloßsystem kann der gegenseitige Datentransfer zwischen Schlüssel (B) und Schloß (A) über in ihnen vorhandene, einen Übertragungskanal bildende Licht-Sender und -Empfänger, insbesondere im Infrarotbereich arbeitende Halbleiterdioden (6, 6') erfolgen. Um dabei mit geringstmöglichem Schaltungsaufwand auszukommen, wird der Datentransfer zwischen Schlüssel (B) und Schloß (A) in beiden Richtungen über ein- und denselben Übertragungskanal mit entsprechendem Sender- und Empfängerwechsel vorgenommen. Im Schlüssel (B) wie auch im Schloß (A) ist jeweils nur ein eine Halbleiterdiode (6 bzw. 6') enthaltender Stromkreis (3 bzw. 3') vorgesehen, wobei beide Stromkreise durch den zugehörigen Mikroprozessor (1 bzw. 1') gegensinnig als Sende- und Empfangskreis umschaltbar sind und vorzugsweise die gleiche Schaltung besitzen.

IPC 1-7

E05B 49/00

IPC 8 full level

G07C 9/00 (2006.01)

CPC (source: EP)

G07C 9/00309 (2013.01); **G07C 2009/00785** (2013.01)

Cited by

FR2776412A1; DE3836026A1; WO9947774A1

Designated contracting state (EPC)

AT BE CH DE FR GB IT LI NL SE

DOCDB simple family (publication)

EP 0242578 A2 19871028; EP 0242578 A3 19890201; DE 3613666 A1 19871029

DOCDB simple family (application)

EP 87103669 A 19870313; DE 3613666 A 19860423