

Title (en)

METHOD AND APPARATUS FOR INTERFACING BETWEEN ANALOG SIGNALS AND A SYSTEM BUS.

Title (de)

VERFAHREN UND APPARAT ZUR SCHNITTSTELLENVERSORGUNG ZWISCHEN ANALOGSIGNALEN UND EINEM SYSTEMBUS.

Title (fr)

PROCEDE ET APPAREIL D'INTERFACE ENTRE DES SIGNAUX ANALOGIQUES ET UN BUS DE SYSTEME.

Publication

EP 0245346 A1 19871119 (EN)

Application

EP 86906414 A 19861107

Priority

GB 8527676 A 19851109

Abstract (en)

[origin: WO8703114A1] An interface unit between analog signals from a device being monitored and a digital signal data bus includes a multiplexer unit, a sample and hold amplifier, an analog to digital converter, a buffer memory unit, and control circuits. The control circuits are responsive to signals from a central processing unit and can control the operating parameters of the interface unit, including a software programmable clock. The control circuits can also generate interrupt signals.

Abstract (fr)

Une unité d'interface entre des signaux analogiques provenant d'un dispositif sous contrôle et un bus de données de signaux numériques comprend un multiplexeur, un amplificateur échantillonneur-bloqueur, un convertisseur analogique-numérique, une unité de mémoire tampon et des circuits de commande. Ces circuits de commande répondent aux signaux provenant d'une unité de traitement centrale et peuvent commander les paramètres de fonctionnement de l'unité d'interface, y compris une horloge de logiciel programmable. Les circuits de commande peuvent également produire des signaux d'interruption.

IPC 1-7

G06F 3/05

IPC 8 full level

G06F 3/05 (2006.01); **H03M 1/12** (2006.01)

CPC (source: EP)

G06F 3/05 (2013.01)

Citation (search report)

See references of WO 8703114A1

Designated contracting state (EPC)

DE FR GB

DOCDB simple family (publication)

WO 8703114 A1 19870521; EP 0245346 A1 19871119; GB 8527676 D0 19851211; JP S63500341 A 19880204

DOCDB simple family (application)

GB 8600689 W 19861107; EP 86906414 A 19861107; GB 8527676 A 19851109; JP 50589386 A 19861107