

Title (en)

SIGNAL PROCESSING DEVICE WITH A LEVEL ADAPTER CIRCUIT.

Title (de)

SIGNALVERARBEITUNGSGERÄT MIT PEGELANPASSUNGSSCHALTUNG.

Title (fr)

APPAREIL DE TRAITEMENT DE SIGNAUX AVEC CIRCUIT D'AJUSTEMENT DU NIVEAU.

Publication

EP 0252085 A1 19880113 (DE)

Application

EP 86902313 A 19860327

Priority

- DE 3511590 A 19850327
- DE 3511593 A 19850327

Abstract (en)

[origin: WO8605886A1] A signal processing device with a level adapter circuit, in particular a broad band oscilloscope, with an operation amplifier, the amplification factor of which is determined by the relation between an initial resistance between the signal input and the inverted input of the operation amplifier - the virtual mass - as well as by a second resistance between the inverted input of the operation amplifier and the signal output, whereby the resistances can in some cases be complex. At least one parallel resistance is provided for the initial resistance, the first lead of which is firmly connected to the signal input or a point of connection of several partial resistances making up the initial resistance, the second lead of which can be switched back and forth between the inverted input of the operation amplifier which forms the virtual mass and the real reference potential for the amplifier input.

Abstract (fr)

Un appareil de traitement de signaux ayant un circuit d'ajustement du niveau, en particulier un oscilloscope à large bande, comprend un amplificateur opérationnel dont le facteur d'amplification est déterminé par le rapport dans une première résistance entre l'entrée de signaux et l'entrée d'inversion de l'amplificateur opérationnel (la masse virtuelle) et dans une deuxième résistance entre l'entrée d'inversion de l'amplificateur opérationnel et la sortie de signaux. Ces résistances sont complexes, le cas échéant, ayant au moins une résistance parallèle pour la première résistance, dont la première connexion est fermement reliée à l'entrée de signaux ou au point de connexion d'une pluralité de résistances partielles qui forment la première résistance, et dont la deuxième connexion est réversible entre l'entrée d'inversion de l'amplificateur opérationnel qui forme la masse virtuelle et le potentiel réel de référence de l'entrée de l'amplificateur.

IPC 1-7

G01R 15/08; G01R 15/12

IPC 8 full level

G01R 15/08 (2006.01); **G01R 15/12** (2006.01)

CPC (source: EP US)

G01R 15/08 (2013.01 - EP US); **G01R 15/12** (2013.01 - EP US)

Citation (search report)

See references of WO 8605886A1

Designated contracting state (EPC)

AT BE CH DE FR GB IT LI NL SE

DOCDB simple family (publication)

WO 8605886 A1 19861009; AT E83326 T1 19921215; AU 5665486 A 19861023; DE 3687270 D1 19930121; EP 0252085 A1 19880113; EP 0252085 B1 19921209; US 4897599 A 19900130

DOCDB simple family (application)

DE 8600143 W 19860327; AT 86902313 T 19860327; AU 5665486 A 19860327; DE 3687270 T 19860327; EP 86902313 A 19860327; US 94595886 A 19861128