

Title (en)

Method of driving an electrooptical matrix display, and driving circuit for carrying it out.

Title (de)

Verfahren zur Steuerung einer elektrooptischen Matrixanzeige und dafür geeignete Steuerungsschaltung.

Title (fr)

Procédé de commande d'un écran matriciel électrooptique, et circuit de commande mettant en oeuvre ce procédé.

Publication

**EP 0265326 A1 19880427 (FR)**

Application

**EP 87402277 A 19871013**

Priority

FR 8614413 A 19861017

Abstract (en)

[origin: WO8802909A1] Method and circuit for the control of an electro-optical matrix screen wherein: a) during a raster time and during the control of certain lines, the screen is controlled by voltages of a predetermined polarity; b) during the same raster and during the control of other lines, the screen is controlled by voltages of reverse polarity; c) during the following raster, said control is reversed. An inversion control circuit C.INV reverses the voltages provided by input circuits INV, IN, ADD.C at column electrodes and by an addressing circuit ADD.C at line electrodes. The invention is applicable to the control of liquid crystal screens to suppress display defects.

Abstract (fr)

Procédé de commande et circuit de commande d'un écran matriciel électrooptique dans lequel : - a) durant un temps trame et durant la commande de certaines lignes, l'écran est commandé par des tensions d'une polarité déterminée ; - b) durant la même trame et durant la commande des autres lignes, l'écran est commandé par des tensions de polarité inverse ; - c) durant la trame suivante cette commande est inversée. Un circuit de commande d'inversion C.INV permet d'inverser les tensions fournies par des circuits d'entrée INV, IN, ADD.C aux électrodes de colonnes et par un circuit d'adressage ADD.C aux électrodes de lignes. L'invention est applicable à la commande d'écrans à cristaux liquides pour supprimer des défauts d'affichage:

IPC 1-7

**G09G 3/36**

IPC 8 full level

**G02F 1/133** (2006.01); **G09G 3/36** (2006.01)

CPC (source: EP US)

**G09G 3/3614** (2013.01 - EP US)

Citation (search report)

- [X] US 3976362 A 19760824 - KAWAKAMI HIDEAKI
- [A] GB 2159314 A 19851127 - CITIZEN WATCH CO LTD
- [A] EP 0149899 A2 19850731 - SEIKO INSTR & ELECTRONICS [JP]
- [A] GB 2134300 A 19840808 - CITIZEN WATCH CO LTD
- [A] DISPLAYS, vol. 7, no. 1, janvier 1986, pages 3-11, Butterworth & Co. Ltd, Guilford, Surrey, GB; J. DUCHENE: "Multiplexed liquid crystal matrix displays"

Designated contracting state (EPC)

BE CH DE FR LI

DOCDB simple family (publication)

**EP 0265326 A1 19880427**; **EP 0265326 B1 19910206**; DE 3767964 D1 19910314; FR 2605444 A1 19880422; JP 2930949 B2 19990809; JP H01501101 A 19890413; US 5055833 A 19911008; WO 8802909 A1 19880421

DOCDB simple family (application)

**EP 87402277 A 19871013**; DE 3767964 T 19871013; FR 8614413 A 19861017; FR 8700405 W 19871016; JP 50665287 A 19871016; US 23264488 A 19880815