

Title (en)
PROCESS FOR OPERATING A SWITCHING CONTROLLER AND SWITCHING CONTROLLER OPERATING ACCORDING TO THIS PROCESS.

Title (de)
VERFAHREN ZUM BETRIEB EINES SCHALTREGLERS UND NACH DIESEM VERFAHREN ARBEITENDER SCHALTREGLER.

Title (fr)
PROCEDE DE MISE EN ACTION D'UN CIRCUIT DE REGLAGE ET CIRCUIT DE REGLAGE FONCTIONNANT SELON CE PROCEDE.

Publication
EP 0273926 A1 19880713 (DE)

Application
EP 87903679 A 19870618

Priority
CH 268786 A 19860703

Abstract (en)
[origin: WO8800408A1] The operating process is based on the existence and cooperation of at least six functional units (64, 65, 66, 67, 68, 70), whereby the functional units (65, 66, 67) have a monitoring and control function. Functional units (64, 68, 70) together form the pause and frequency control circuit. Functional unit (65) monitors demagnetization of the transformer (2), functional unit (66) controls the time-averaged output current and functional unit (67) controls the output voltage of the switching controller. Functional unit (64) forms the voltage time-integral of the input voltage and functional unit (68) determines the target value of this voltage time-integral according to the pause duration determined. The process can be extended to monitoring the input voltage for the overshooting of a maximum value by a functional unit (71) and for under-shooting of a minimum value by a functional unit (72). A new switching phase can begin only if all functional units (65, 66, 67, 71, 72) having monitoring functions issue a release signal to an AND-gate controlling a bistable switch (70).

Abstract (fr)
Le procédé de mise en action repose sur l'existence et la coopération d'au moins six blocs fonctionnels (64, 65, 66, 67, 68, 70), les blocs fonctionnels (65, 66, 67) ayant une fonction de surveillance et de commande, les blocs (64, 68, 70) formant ensemble le circuit de réglage de fréquence et de temps de repos. Le bloc (65) surveille la démagnétisation du transformateur (2), le bloc (66), le courant de sortie moyen dans le temps et le bloc (67) la tension de sortie du circuit de réglage. Le bloc fonctionnel (64) forme l'intégrale dans le temps de la tension d'entrée et le bloc (68) établit la valeur de consigne de cette intégrale selon la durée du temps de repos déterminée. Le procédé peut être élargi à la surveillance de la tension d'entrée quant au dépassement d'une valeur maximale par un bloc fonctionnel (71) et quant à une descente au-dessous d'une valeur minimale par un bloc fonctionnel (72). Une nouvelle phase d'enclenchement ne peut commencer que lorsque tous les blocs fonctionnels (65, 66, 67, 71, 72) à fonction de surveillance délivrent un signal de déblocage à une porte ET (69) qui commande un commutateur bistable (70).

IPC 1-7
H02M 3/335

IPC 8 full level
H02M 3/28 (2006.01); **H02M 3/335** (2006.01)

CPC (source: EP KR US)
H02M 3/335 (2013.01 - KR); **H02M 3/33507** (2013.01 - EP US)

Citation (search report)
See references of WO 8800408A1

Designated contracting state (EPC)
AT BE CH DE FR GB IT LI LU NL SE

DOCDB simple family (publication)
WO 8800408 A1 19880114; EP 0273926 A1 19880713; JP H01500080 A 19890112; KR 880701994 A 19881107; US 4864480 A 19890905

DOCDB simple family (application)
CH 8700070 W 19870618; EP 87903679 A 19870618; JP 50349187 A 19870618; KR 880700240 A 19880303; US 18081588 A 19880328