

Title (en)

Electroluminescent display device with memory effect controlled by multiple dephased sustain voltages.

Title (de)

Elektrolumineszenzanzeige mit Speichereffekt, gesteuert durch mehrfache phasenverschobene Auffrischspannungen.

Title (fr)

Afficheur électroluminescent à mémoire à tensions d'entretien multiples déphasées.

Publication

EP 0278194 A1 19880817 (FR)

Application

EP 87402944 A 19871221

Priority

FR 8617985 A 19861222

Abstract (en)

According to the invention, the display device comprises at least one layer having an electrooptical property with memory effect, flanked by a first (12) and a second family (18) of electrodes. The display device further comprises a generator able to generate several dephased voltages. At least one of the families (12) of electrodes is subdivided into at least two sub-families of parallel electrodes receiving respectively sustaining voltages which are phase-shifted relative to one another. This results in a noticeable reduction in electrical consumption, an improvement in manufacturing efficiency, the possibility of producing display devices of larger size and the increasing of the speed of writing an image, etc. <IMAGE>

Abstract (fr)

Selon l'invention, l'afficheur comprend au moins une couche ayant une propriété électro-optique à effet mémoire encadrée par une première (12) et une seconde famille (18) d'électrodes. L'afficheur comprend encore un générateur apte à engendrer plusieurs tensions déphasées. Au moins l'une des familles (12) d'électrodes est subdivisée en au moins deux sous-familles d'électrodes parallèles recevant respectivement des tensions d'entretien déphasées les unes par rapport aux autres. Il en résulte une diminution sensible de la consommation électrique, une amélioration du rendement de fabrication, la possibilité de réaliser des afficheurs de plus grande taille et l'augmentation de la vitesse d'écriture d'une image, etc.

IPC 1-7

G09G 3/30

IPC 8 full level

H05B 44/00 (2022.01); **G09G 3/30** (2006.01)

CPC (source: EP US)

G09G 3/30 (2013.01 - EP US); **G09G 2300/0885** (2013.01 - EP US); **G09G 2360/148** (2013.01 - EP US)

Citation (search report)

- [A] EP 0032196 A2 19810722 - IBM [US]
- [A] WO 8603871 A1 19860703 - THIOULOUSE PASCAL
- [A] IBM TECHNICAL DISCLOSURE BULLETIN, vol. 21, no. 4, septembre 1978, pages 1520-1521, New York, US; W.J. MARTIN: "Power-reduced drive system for plasma panel"

Cited by

US5432015A; US5634835A; US5679472A; US5702565A; US5756147A

Designated contracting state (EPC)

DE GB IT

DOCDB simple family (publication)

FR 2608817 A1 19880624; **FR 2608817 B1 19890421**; DE 3779899 D1 19920723; DE 3779899 T2 19921224; EP 0278194 A1 19880817; EP 0278194 B1 19920617; JP S6433590 A 19890203; US 4963861 A 19901016

DOCDB simple family (application)

FR 8617985 A 19861222; DE 3779899 T 19871221; EP 87402944 A 19871221; JP 32164187 A 19871221; US 46465090 A 19900111