

Title (en)

METHOD OF DATA COMMUNICATION BY RADIO AND ARRANGEMENT THEREFOR.

Title (de)

VERFAHREN ZUR DATENÜBERTRAGUNG MITTELS FUNK UND VORRICHTUNG ZUR DURCHFÜHRUNG DES VERFAHRENS.

Title (fr)

PROCEDE DE COMMUNICATION DE DONNEES PAR RADIO ET DISPOSITIF POUR LA MISE EN OEUVRE DU PROCEDE.

Publication

EP 0281566 A1 19880914 (EN)

Application

EP 87900342 A 19861230

Priority

SE 8600030 A 19860103

Abstract (en)

[origin: WO8704311A1] Method of data communication by radio and arrangement therefor, for which propose use is made of a standardized series interface (1) which, amongst other things, handles standardized TD (Transmitted Data), RD (Received Data), DCD (Data Carrier Detect) and RTS (Request To Send) signals, a transmitter (6), a receiver (7), and a common antenna (9) with a change-over switch (8). The crystal oscillator of the transmitter is modulated directly with the TD signal of the series interface following voltage/frequency conversion. The carrier wave and the level of the MF signal of the receiver (7) are detected in order to obtain the DCD signal of the series interface (1). The level of the LF signal of the receiver (7) is detected and is filtered depending on the received DCD signal and its own RTS signal in order to obtain the RD signal of the series interface (1).

Abstract (fr)

Procédé et dispositif pour la communication de données par radio, dans lequel on utilise une interface sérielle normalisée (1) qui traite, entre autres, des signaux normalisés DT (Données Transmises), DR (Données Reçues), DPD (Détection de Porteurs de Données) et DDE (Demande d'Envoi), un émetteur (6), un récepteur (7) et une antenne commune (9) avec un commutateur (8). L'oscillateur à cristal de l'émetteur est directement modulé au moyen du signal DT de l'interface sérielle après transformation de tension/fréquence. L'onde porteuse et le niveau du signal FM du récepteur (7) sont détectés pour obtenir le signal DPD de l'interface sérielle (1). On détecte le niveau du signal BF du récepteur (7) et le filtre en fonction du signal DPD reçu et de son propre signal DDE pour obtenir le signal DR de l'interface sérielle (1).

IPC 1-7

H04L 27/10

IPC 8 full level

H04L 5/16 (2006.01); **H04L 27/10** (2006.01)

CPC (source: EP)

H04L 5/16 (2013.01); **H04L 27/10** (2013.01)

Citation (search report)

See references of WO 8704311A1

Designated contracting state (EPC)

AT BE CH DE FR GB IT LI NL SE

DOCDB simple family (publication)

WO 8704311 A1 19870716; AU 6846087 A 19870728; EP 0281566 A1 19880914; SE 8600030 D0 19860103; SE 8600030 L 19870704

DOCDB simple family (application)

SE 8600591 W 19861230; AU 6846087 A 19861230; EP 87900342 A 19861230; SE 8600030 A 19860103