

Title (en)  
REMOTE ACCESSIBLE MEMORY DEVICES.

Title (de)  
FERNANGREIFBARE SPEICHER.

Title (fr)  
DISPOSITIFS A MEMOIRE ACCESSIBLES A DISTANCE.

Publication  
**EP 0282559 A1 19880921 (EN)**

Application  
**EP 87906299 A 19870922**

Priority  
GB 8622792 A 19860922

Abstract (en)  
[origin: WO8802171A2] A remotely accessible data storage device such as an integrated circuit memory (memory device) is accessed by means of a single channel electric field coupling transmitter/receiver arrangement in which digital data and clock signals for said memory device are modulated with high frequency carrier oscillations of opposite polarity and multiplexed for transmission by said single channel electric field coupling and demodulated and demultiplexed into separate data and clock signals for supply to said memory device. Power for demodulation, demultiplexing and memory device circuits may be derived from a rectification of either clock or data signals so that these circuits may be normally passive, very small, and located on a variety of products, independently of the transmitter circuits, to provide, e.g., a refreshable audit trail of said products. The invention has particular application to the recording of drill bit usage data on the drill bits themselves.

Abstract (fr)  
L'accès à un dispositif de stockage de données accessible à distance telle qu'une mémoire à circuits intégrés (dispositif mémoire) s'effectue au moyen d'un agencement permettant l'émission et la réception sur un seul canal ainsi que le couplage au champ électrique, dans lequel les signaux numériques de données et d'horloge destinés audit dispositif mémoire sont modulés avec des oscillations porteuses haute fréquence de polarité contraire et multiplexés en vue de leur transmission par ledit agencement de couplage au champ électrique sur un seul canal, puis démodulés et démultiplexés pour obtenir des signaux de données et d'horloge séparés destinés à être fournis audit dispositif mémoire. L'alimentation nécessaire aux circuits de démodulation, de démultiplexage et du dispositif mémoire peuvent être dérivés d'un redressement des signaux d'horloge ou de données de sorte que ces circuits peuvent être normalement passifs, très petits et situés sur une grande variété de produits, indépendamment des circuits émetteurs, afin de permettre, par exemple, une analyse rétrospective régénérable desdits produits. L'invention s'applique tout particulièrement à l'enregistrement sur les forets eux-mêmes des données relatives à leur durée d'utilisation.

IPC 1-7  
**G11C 8/00**

IPC 8 full level  
**G06K 17/00** (2006.01); **G11C 7/00** (2006.01); **H04B 5/00** (2006.01); **H04L 7/04** (2006.01); **H04L 25/02** (2006.01); **H04L 25/49** (2006.01)

CPC (source: EP)  
**G11C 7/00** (2013.01); **H04L 25/49** (2013.01)

Citation (search report)  
See references of WO 8802171A2

Designated contracting state (EPC)  
AT BE CH DE FR GB IT LI LU NL SE

DOCDB simple family (publication)  
**WO 8802171 A2 19880324**; **WO 8802171 A3 19890223**; EP 0282559 A1 19880921; GB 8622792 D0 19861029; JP H02500061 A 19900111

DOCDB simple family (application)  
**GB 8700669 W 19870922**; EP 87906299 A 19870922; GB 8622792 A 19860922; JP 50574587 A 19870922