

Title (en)
QUAD EXCHANGE POWER CONTROLLER.

Title (de)
LEISTUNGSKONTROLLGERÄT FÜR 4-PHASIGE ENERGIEZENTRALE.

Title (fr)
UNITE DE COMMANDE DE PUISSANCE POUR CENTRAL A QUATRE LIGNES.

Publication
EP 0282578 A1 19880921 (EN)

Application
EP 87906622 A 19870917

Priority
US 90847586 A 19860917

Abstract (en)
[origin: WO8802121A1] A power controller for supplying separately a regulated power source to a plurality of "S" (S0?, S1?, S2?, S3?) lines and for monitoring line-status conditions on the "S" line so that each "S" line is controlled independently includes an analog section (Vs?, VCC?, GND) for delivering power independently to each of the "S" lines and for detecting line-status conditions on "S" lines. The power controller also includes microprocessor interface section (14) for communicating with the microprocessor (11) and for controlling the analog section. The analog section is formed of a plurality of output drivers (26) for supplying individually the power to the plurality of "S" lines and line-status detector circuits (24) for sensing line-status conditions on the "S" lines to provide a set of status logic signals for each "S" line. The microprocessor interface section includes an address register (18) for storing a plurality of addresses corresponding to the line-status conditions to be monitored on the "S" lines. Decoder/multiplexers (20) are provided for selecting a particular one of the line-status conditions in response to the addresses so that the same line-status condition for all "S" line is readable simultaneously by the microprocessor. A data register (20) receives control signals from the microprocessor upon reading of the line status conditions so as to switch off independently each of the output drivers to control power to the "S" lines.

Abstract (fr)
Une unité de commande de puissance permettant de fournir séparément une source de puissance régulée à une pluralité de ligne "S" (S0, S1, S2, S3) et de vérifier sur ces lignes les conditions d'état de lignes de sorte que chaque ligne "S" est commandée indépendamment, comporte une partie analogique (Vs, VCC, GND) pour délivrer de la puissance indépendamment à chacune de ces lignes "S" et pour détecter sur ces dernières les conditions d'état de ligne. L'unité de commande de puissance comprend également une partie interface (14) de microprocesseur pour communiquer avec le microprocesseur (11) et pour commander la partie analogique. Cette dernière est constituée d'une pluralité de circuits d'attaque (26) de sortie permettant de fournir individuellement la puissance à la pluralité de lignes "S" et aux circuits détecteurs (24) d'état de ligne destinés à détecter les conditions d'état de ligne sur les lignes "S" afin de fournir un ensemble de signaux logiques d'état pour chacune de ces lignes. La partie interface de microprocesseur comprend un registre d'adresses (18) permettant de stocker une pluralité d'adresses correspondant aux conditions d'état de ligne à vérifier sur les lignes "S". Des décodeurs/multiplexeurs sont prévus pour sélectionner une condition particulière parmi les conditions d'état de ligne en réponse aux adresses, de sorte que la même condition d'état de ligne pour toutes les lignes "S" est lisible simultanément par le microprocesseur. Un registre de données (20) reçoit des signaux de commande émanant du microprocesseur dès lecture par ce dernier des conditions d'état de ligne, de manière à mettre hors tension indépendamment chacun des circuits d'attaque de sortie pour commander la puissance en direction des lignes "S".

IPC 1-7
G01R 19/00; H02H 3/24; H02J 3/06

IPC 8 full level
H04M 19/00 (2006.01); **G01R 19/165** (2006.01); **H02J 13/00** (2006.01)

CPC (source: EP US)
G01R 19/16528 (2013.01 - EP US); **H02J 13/00006** (2020.01 - EP US); **Y02E 60/00** (2013.01 - EP US); **Y04S 40/12** (2013.01 - EP US)

Designated contracting state (EPC)
AT BE CH DE FR GB IT LI LU NL SE

DOCDB simple family (publication)
WO 8802121 A1 19880324; EP 0282578 A1 19880921; EP 0282578 A4 19900514; JP H01500875 A 19890323; US 4785406 A 19881115

DOCDB simple family (application)
US 8702371 W 19870917; EP 87906622 A 19870917; JP 50602387 A 19870917; US 90847586 A 19860917