

Title (en)  
Circuit arrangement for free track signalization.

Title (de)  
Schaltungsanordnung zur Gleisfreimeldung.

Title (fr)  
Arrangement de circuit pour signaler la voie ferrée libre.

Publication  
**EP 0300363 A2 19890125 (DE)**

Application  
**EP 88111310 A 19880714**

Priority  
DE 3723877 A 19870718

Abstract (en)  
A circuit arrangement is disclosed which makes it possible to suppress interference voltages of identical frequency in a track circuit fed with AC current and equipped with a phase-sensitive threshold value switch (RG). The operating voltage (US) for the track circuit, from which the reference voltage for the phase-sensitive threshold value switch is also derived, is taken for this purpose from a controllable inverse rectifier (W) which is driven in such a way that its frequency is subject to constant slow change in a predetermined narrow range. In order to also suppress interference voltages which are present over a long time and whose frequency corresponds exactly to the centre frequency of the predetermined frequency range, the frequency range is shifted at specific time intervals. <IMAGE>

Abstract (de)  
Es wird eine Schaltungsanordnung angegeben, die eine Unterdrückung von gleichfrequenten Störspannungen in einem mit einem phasenempfindlichen Schwellwertschalter (RG) ausgestatteten wechselstromgespeisten Gleisstromkreis ermöglicht. Die Betriebsspannung (US) für den Gleisstromkreis, aus der auch die Referenzspannung für den phasenempfindlichen Schwellwertschalter abgeleitet wird, wird hierzu einem steuerbaren Wechselrichter (W) entnommen, der so angesteuert wird, daß sich seine Frequenz in einem vorgegebenen, engen Bereich ständig langsam ändert. Um auch lange Zeit anstehende Störspannungen, deren Frequenz exakt der Mittenfrequenz des vorgegebenen Frequenzbereichs entspricht, zu unterdrücken, wird der Frequenzbereich in bestimmten Zeitabständen verschoben.

IPC 1-7  
**B61L 1/18**

IPC 8 full level  
**B61L 1/18** (2006.01)

CPC (source: EP)  
**B61L 1/187** (2013.01)

Cited by  
CN114088433A; AU601494B2; CN107967850A

Designated contracting state (EPC)  
AT DE ES LU

DOCDB simple family (publication)  
**EP 0300363 A2 19890125; EP 0300363 A3 19891123; EP 0300363 B1 19940427**; AT E104909 T1 19940515; DE 3723877 A1 19890126; DE 3889258 D1 19940601; ES 2055721 T3 19940901; TR 23533 A 19900312; YU 135388 A 19901231

DOCDB simple family (application)  
**EP 88111310 A 19880714**; AT 88111310 T 19880714; DE 3723877 A 19870718; DE 3889258 T 19880714; ES 88111310 T 19880714; TR 55188 A 19880714; YU 135388 A 19880713