

Title (en)
Autonomous radio clock.

Title (de)
Autonome Funkuhr.

Title (fr)
Montre réceptrice autonome.

Publication
EP 0308880 A2 19890329 (DE)

Application
EP 88115450 A 19880921

Priority
DE 8712803 U 19870923

Abstract (en)
[origin: US4860268A] An autonomous radio timepiece having a time equalizing processor to control and potentially correct the instantaneous time indication on the basis of the prevailing time information received by radio transmission, is equipped with an improved device for temporarily interrupting operation of the time indication. Such a device is provided for the purpose of interrupting the display function of the radio timepiece without deactivating the other auxiliary and operating functions of the radio timepiece, so that following termination of the interruption, normal operation continues without any interference. The display may be interrupted indirectly or directly. In the first case the reset inlet of the time equalizing processor is actuated to trigger the synchronizing process, which otherwise takes place upon the actuation of the radio timepiece. In the other case, the actuation of the display indexing device is electrically blocked in order to temporarily retain a predefined, just attained position of the gear (for example, to provide sufficient time to mount the hands of the display device during assembly of the radio timepiece).

Abstract (de)
Eine autonome Funkuhr (11) mit Zeitabgleich-Prozessor (29) zur Kontrolle und gegebenenfalls Korrektur der momentanen Zeitanzeige auf Basis der über Funk empfangenen aktuellen Zeitinformation (15) soll mit verbesserten Möglichkeiten zur vorübergehenden Betriebsunterbrechung ausgestattet werden. Dafür ist vorgesehen, die Anzeigefunktion der Funkuhr (11) zu unterbrechen, ohne zugleich auch die übrigen Hilfs- und Betriebsfunktionen der Funkuhr (11) stillzusetzen, so daß nach Beendigung der Unterbrechung der normale Betrieb ohne Betriebsstörungen weiterläuft. Die Anzeige-Unterbrechung kann indirekt oder direkt erfolgen. Im ersten Falle wird der Reseteingang (33) des Zeitabgleich-Prozessors (29) angesteuert, um den Synchronisiervorgang auszulösen, wie er ansonsten nur zu Betriebsbeginn der Funkuhr (11) vorkommt. Im anderen Falle wird die Ansteuerung der Anzeige-Fortschalteneinrichtung (22) elektrisch blockiert, um z.B. im Zuge der Montage eine definierte, gerade erreichte Stellung des Räderwerks (35) vorübergehend beizubehalten, etwa über die notwendige Zeitspanne zum Zeigersetzen.

IPC 1-7
G04C 13/02

IPC 8 full level
G04C 13/02 (2006.01); **G04R 20/00** (2013.01)

CPC (source: EP US)
G04R 20/00 (2013.01 - EP US)

Cited by
SG90260A1

Designated contracting state (EPC)
CH DE FR GB IT LI

DOCDB simple family (publication)
DE 8712803 U1 19871105; DE 3872129 D1 19920723; EP 0308880 A2 19890329; EP 0308880 A3 19910206; EP 0308880 B1 19920617; US 4860268 A 19890822

DOCDB simple family (application)
DE 8712803 U 19870923; DE 3872129 T 19880921; EP 88115450 A 19880921; US 24123888 A 19880907