

Title (en)
A DISPLAY SCREEN OF MULTIPLE MATRIX CONSTRUCTION.

Title (de)
AUS MEHREREN MATRIZEN ZUSAMMENGESETZTER ANZEIGESCHIRM.

Title (fr)
ECRAN D'AFFICHAGE COMPOSE DE PLUSIEURS MATRICES.

Publication
EP 0327539 A1 19890816 (EN)

Application
EP 87906031 A 19870915

Priority
SE 8603933 A 19860918

Abstract (en)
[origin: WO8802162A1] Display screen which comprises a plurality of matrices. The display screen is constructed from modules, each of which operates as an independent unit. Each module has a display matrix (2) having picture elements or pixels placed thereon in a two-dimensional grid. The picture matrix has an associated module memory (13). The module memory has written therein information concerning those parts of an incoming video signal which are to be shown on the picture matrix in that part of the display screen where the picture matrix is placed. The picture matrix is controlled so as to show video information one whole row at a time and is constructed to steer the rows in a selected sequence. This is effected with the aid of a control arrangement (14, 15) which controls a device (16) having drive stages, one for each picture element along a row, and coupled to receive information from the module memory (13) and an activating arrangement (18) for activating all picture elements in a row to receive information from their respective drive stages. The control arrangement (14, 15) for updating the information shown on the picture matrix operates in a rhythm which is totally independent of the rhythm in which the write-in arrangement writes information into the module memory (13).

Abstract (fr)
Un écran d'affichage, composé de plusieurs matrices, est construit à partir de modules fonctionnant chacun comme une unité indépendante. Chaque module comprend une matrice d'affichage (2) sur laquelle sont disposés en une grille bidimensionnelle des éléments d'images ou pixels. La matrice d'images comporte une mémoire modulaire associée (13) dans laquelle sont écrites des informations concernant les parties d'un signal vidéo d'arrivée destinées à être représentées sur la matrice d'image dans la partie de l'écran d'affichage où est placée la matrice d'images. La matrice d'images est commandée de façon à afficher les informations vidéo en une seule rangée complète à la fois et est conçue de façon à orienter les rangées dans une séquence sélectionnée, ce qu'on obtient à l'aide d'une unité de commande (14, 15) qui commande un dispositif (16) comportant des étages d'attaque, un pour chaque élément d'image dans une rangée, couplés de façon à recevoir les informations provenant de la mémoire modulaire (13) et à l'aide d'une unité d'activation (18) destinée à activer tous les éléments d'images dans une rangée, ce qui permet de recevoir des informations depuis les étages d'attaque respectifs. L'unité de commande (14, 15) pour la mise à jour des informations affichées sur la matrice d'images fonctionne selon un rythme totalement indépendant du rythme avec lequel l'unité d'écriture en mémoire écrit les informations dans la mémoire modulaire (13).

IPC 1-7
G09F 9/30; G09G 3/20

IPC 8 full level
G09G 3/20 (2006.01); **G06F 3/147** (2006.01); **G09F 9/33** (2006.01)

CPC (source: EP)
G06F 3/147 (2013.01); **G09G 2300/026** (2013.01); **G09G 2360/04** (2013.01)

Citation (search report)
See references of WO 8802162A1

Designated contracting state (EPC)
DE FR GB SE

DOCDB simple family (publication)
WO 8802162 A1 19880324; EP 0327539 A1 19890816; JP H02500053 A 19900111; SE 454731 B 19880524; SE 8603933 D0 19860918; SE 8603933 L 19880319

DOCDB simple family (application)
SE 8700416 W 19870915; EP 87906031 A 19870915; JP 50539787 A 19870915; SE 8603933 A 19860918