

Title (en)
CIRCUITRY FOR PROCESSING VIDEO COMPONENTS.

Title (de)
SCHALTUNGSANORDNUNG ZUR BEARBEITUNG VON VIDEOKOMPONENTEN.

Title (fr)
AGENCEMENT DE CIRCUITS DE TRAITEMENT DE COMPOSANTS VIDEO.

Publication
EP 0334932 A1 19891004 (DE)

Application
EP 88908859 A 19880927

Priority
DE 3733004 A 19870930

Abstract (en)
[origin: WO8903155A1] Circuitry for processing video components of an image to be digitally reproduced within an image. The image to be reduced is digitalized and reproduced in reduced form within the original image. A high multiplexing frequency is required in order to achieve the correct bandwidth of each video component. In order to eliminate the need for a high multiplexing frequency, the input video signals of the image to be reproduced within the original image are underscanned. The invention finds application in video reproducing machines.

Abstract (de)
Schaltungsanordnung zur Bearbeitung von Videokomponenten für ein Bild in einem Bild. Bei der digitalen Wiedergabe eines Bildes in einem Bild wird das zu reduzierende Bild digitalisiert und reduziert in dem Originalbild wiedergegeben. Es ist eine hohe Multiplexfrequenz erforderlich um eine korrekte Bandbreite für jede Videokomponente zu erzielen. Um eine hohe Multiplexfrequenz zu vermeiden, wird das ankommende Videosignal des in dem Bild wiederzugebenden Bildes unterabgetastet. Anwendung findet die Erfindung in Bildwiedergabegeräten. Abstract Circuitry for processing video components of an image to be digitally reproduced within an image. The image to be reduced is digitalized and reproduced in reduced form within the original image. A high multiplexing frequency is required in order to achieve the correct bandwidth of each video component. In order to eliminate the need for a high multiplexing frequency, the input video signals of the image to be reproduced within the original image are underscanned. The invention finds application in video reproducing machines.

Abstract (fr)
Un agencement de circuits traite des composants d'une image vidéo destinée à être numériquement reproduite dans une autre image vidéo, l'image à réduire étant numérisée et reproduite sous une forme réduite à l'intérieur de l'image originelle. Une fréquence élevée de multiplexage est requise afin d'obtenir une largeur de bande correcte pour chaque composant vidéo. Afin de rendre superflue une fréquence élevée de multiplexage, les signaux vidéo d'entrée de l'image à reproduire dans l'image originelle sont sous-analysés. L'invention a des applications dans des appareils de reproduction vidéo.

IPC 1-7
H04N 9/64; H04N 11/08

IPC 8 full level
H04N 11/16 (2006.01); **H04N 9/64** (2006.01); **H04N 11/06** (2006.01); **H04N 11/08** (2006.01); **H04N 11/24** (2006.01)

CPC (source: EP KR US)
H04N 9/64 (2013.01 - KR); **H04N 9/641** (2013.01 - EP US); **H04N 11/08** (2013.01 - EP US)

Citation (search report)
See references of WO 8903155A1

Designated contracting state (EPC)
AT BE CH DE FR GB IT LI LU NL SE

DOCDB simple family (publication)
EP 0309976 A1 19890405; EP 0309976 B1 19921202; AT E83114 T1 19921215; DE 3876358 D1 19930114; EP 0334932 A1 19891004; ES 2036647 T3 19930601; GR 3007206 T3 19930730; JP 2783364 B2 19980806; JP H02501524 A 19900524; KR 0124469 B1 19971201; KR 890702376 A 19891223; SG 32093 G 19930709; US 4942457 A 19900717; WO 8903155 A1 19890406

DOCDB simple family (application)
EP 88115853 A 19880927; AT 88115853 T 19880927; DE 3876358 T 19880927; EP 8800865 W 19880927; EP 88908859 A 19880927; ES 88115853 T 19880927; GR 930400453 T 19930302; JP 50803188 A 19880927; KR 890700941 A 19890529; SG 32093 A 19930323; US 36091889 A 19890525