

Title (en)

MICROPROCESSOR BASED SIMULATED BOOK.

Title (de)

AUF EINEN MIKROPROZESSOR BASIERENDES NACHGEAHMTES BUCH.

Title (fr)

LIVRE SIMULE PILOTE PAR MICROPROCESSEUR.

Publication

EP 0341289 A1 19891115 (EN)

Application

EP 89900062 A 19881118

Priority

US 12459387 A 19871124

Abstract (en)

[origin: WO8905023A1] A user interactive mass storage data access system includes a personal computer (10) and a simulated book (30). A mass storage device, such as a compact disk (CD) read only memory (ROM) (22), is connected to the personal computer, and the computer and the simulated book are connected by an infrared (IR) data communications link including IR transceivers (26, 48). The simulated book includes a display screen (34) and a microprocessor (43) with memory (44, 46). The microprocessor is programmed for storing data received and decoded by its IR transceiver (48) in memory (46) and responsive to user input for displaying a page of data on the display screen. In addition, the microprocessor is programmed to cause its IR transceiver (48) to transmit to the IR transceiver (26) connected to the personal computer (10) a data request command, and the personal computer is in turn programmed to transmit data from the CD ROM (22) to the simulated book (30). Data can be loaded in the simulated book and accessed at a later time when out of the proximity of the personal computer.

Abstract (fr)

Un système interactif d'accès à une mémoire de grande capacité comporte un ordinateur personnel (10) et un livre simulé (30). Une mémoire de grande capacité, telle qu'une mémoire fixe (ROM) (22) sur disque compact, est reliée à l'ordinateur personnel, et l'ordinateur et le livre simulé sont reliés par une liaison de transmission de données infrarouge (IR) comprenant des émetteurs-récepteurs (IR) (26, 48). Le livre simulé comprend un écran de visualisation (34) et un microprocesseur (43) à mémoire (44, 46). Le microprocesseur est programmé pour stocker dans la mémoire (46) les données reçues et décodées par son émetteur-récepteur (IR) (48) et réagit à une introduction de données par l'utilisateur pour afficher une page de données sur l'écran de visualisation. En outre, le microprocesseur est programmé pour amener son émetteur-récepteur (IR) (48) à transmettre à l'émetteur-récepteur (IR) (26) relié à l'ordinateur personnel (10) un ordre de demande de données, et l'ordinateur personnel est à son tour programmé pour transmettre des données de la mémoire ROM CD (22) au livre simulé (30). Des données peuvent être chargées dans le livre simulé et être accessibles ultérieurement hors de la proximité de l'ordinateur personnel.

IPC 1-7

G09G 1/16

IPC 8 full level

G06F 3/147 (2006.01); **G06F 15/02** (2006.01); **G06F 17/30** (2006.01)

CPC (source: EP US)

G06F 3/147 (2013.01 - EP); **G06F 15/0283** (2013.01 - EP); **G06F 15/0291** (2013.01 - US); **G06F 16/40** (2018.12 - EP)

Designated contracting state (EPC)

DE FR GB

DOCDB simple family (publication)

WO 8905023 A1 19890601; BR 8807313 A 19900301; CA 1309508 C 19921027; EP 0341289 A1 19891115; EP 0341289 A4 19900321

DOCDB simple family (application)

US 8803994 W 19881118; BR 8807313 A 19881118; CA 583248 A 19881116; EP 89900062 A 19881118