

Title (en)

TIMING PROCESS WITH FIXED OR VARIABLE PAUSES AND DEVICE FOR IMPLEMENTING SAME.

Title (de)

VERFAHREN ZUR ZEITMESSUNG MIT FESTEN UND EINSTELLBAREN RUHEZEITEN UND VORRICHTUNG ZUR DURCHFÜHRUNG DESSELBEN.

Title (fr)

PROCEDE DE CHRONOMETRAGE AVEC DES TEMPS DE REPOS FIXES OU VARIABLES ET LE DISPOSITIF DE MISE EN UVRE.

Publication

EP 0349613 A1 19900110 (FR)

Application

EP 88910065 A 19881104

Priority

FR 8715805 A 19871106

Abstract (en)

[origin: WO8904513A1] The device described comprises, in combination, essentially: an assembly (A) for counting and displaying the frequency of the selected mode, a time keeping assembly (B) for controlling the fixed or variable pauses, an assembly (C) for real-time timing and display, an assembly (D) for constituting a start-simulation process, an interconnection network (5W) controlling the various assemblies (A), (B), (C) and (D), at least one sensor (5C) controlled by the interconnection network (5W), a means for inputting data (5K), a basic time-clock (5T), an amplifier.

Abstract (fr)

Le dispositif comprend, en combinaison, essentiellement: un ensemble (A) apte à assurer le comptage et l'affichage de la fréquence du mode choisi, un ensemble (B) de chronométrage apte à gérer le temps de repos fixe ou variable, un ensemble (C) apte à assurer le chronométrage et l'affichage du temps réel, un ensemble (D) apte à constituer un processus de simulation de départ, un réseau d'interconnexion (5W) auquel sont asservis les différents ensembles (A), (B), (C) et (D), au moins un capteur (5C) assujetti au réseau d'interconnexion (5W), un moyen d'entrée de données (5K), une horloge de base de temps (5T), un amplificateur. Abstract The device described comprises, in combination, essentially: an assembly (A) for counting and displaying the frequency of the selected mode, a time keeping assembly (B) for controlling the fixed or variable pauses, an assembly (C) for real-time timing and display, an assembly (D) for constituting a start-simulation process, an interconnection network (5W) controlling the various assemblies (A), (B), (C) and (D), at least one sensor (5C) controlled by the interconnection network (5W), a means for inputting data (5K), a basic time-clock (5T), an amplifier.

IPC 1-7

A63B 21/00; **G04G 15/00**

IPC 8 full level

A63B 69/00 (2006.01); **G04G 15/00** (2006.01); **G07C 1/22** (2006.01)

CPC (source: EP)

A63B 71/0686 (2013.01); **G04G 15/006** (2013.01); **G07C 1/22** (2013.01)

Citation (search report)

See references of WO 8904513A1

Designated contracting state (EPC)

BE CH DE GB IT LI

DOCDB simple family (publication)

WO 8904513 A1 19890518; AU 2713188 A 19890601; EP 0349613 A1 19900110; ES 2010850 A6 19891201; FR 2622994 A1 19890512; FR 2622994 B1 19900323

DOCDB simple family (application)

FR 8800539 W 19881104; AU 2713188 A 19881104; EP 88910065 A 19881104; ES 8803458 A 19881107; FR 8715805 A 19871106