

Title (en)

Method and apparatus for transparent image overlay on the screen of a visual display console.

Title (de)

Verfahren und Anordnung zur transparenten Bildeinblendung auf dem Bildschirm einer Sichtkonsole.

Title (fr)

Procédé et dispositif pour l'incrustation en transparence d'images sur l'écran d'une console de visualisation.

Publication

**EP 0351269 A1 19900117 (FR)**

Application

**EP 89401787 A 19890623**

Priority

FR 8809551 A 19880713

Abstract (en)

The method enables transparent image encrustation on the screens of visual display consoles (7) controlled by graphics processors, these processors being connected to several memory planes of a graphics memory (9) to store the luminance and chrominance attributes of the image points. It consists in reserving, in the memory (9), an additional memory plane to store transparency attributes which can be assigned to each image point to enable the modification of the totality of attribute values stored in the graphics memory and relating to each point of the image to be encrusted as a function of the value of its transparency attribute stored in the additional memory plane. Application: encrustation of television images. <IMAGE>

Abstract (fr)

Le procédé permet l'incrustation par transparence d'images sur des écrans de consoles de visualisation (7) commandées par des processeurs graphiques, ces processeurs étant reliés à plusieurs plans de mémoire d'une mémoire graphique (9) pour mémoriser les attributs de luminance et de chrominance des points de l'image. Il consiste à réserver dans la mémoire (9) un plan de mémoire supplémentaire pour mémoriser des attributs de transparence affectables à chaque point d'image pour permettre la modification de l'ensemble des valeurs d'attribut, mémorisées dans la mémoire graphique et relatives à chaque point de l'image à incruster en fonction de la valeur de son attribut de transparence mémorisé dans le plan de mémoire supplémentaire. Application : Incrustation d'images en télévision.

IPC 1-7

**G09G 1/28**

IPC 8 full level

**G09G 5/02** (2006.01)

CPC (source: EP)

**G09G 5/022** (2013.01)

Citation (search report)

- [A] US 4682297 A 19870721 - IWAMI TOMOYUKI [JP]
- [A] EP 0231061 A2 19870805 - IBM [US]
- [A] US 4149152 A 19790410 - RUSSO PAUL M
- [A] US 4584572 A 19860422 - LAMBERT III LESTER T [US]

Designated contracting state (EPC)

DE GB

DOCDB simple family (publication)

**EP 0351269 A1 19900117; EP 0351269 B1 19940316**; DE 68913840 D1 19940421; DE 68913840 T2 19940630; FR 2634296 A1 19900119; FR 2634296 B1 19900907

DOCDB simple family (application)

**EP 89401787 A 19890623**; DE 68913840 T 19890623; FR 8809551 A 19880713