

Title (en)

Method for the line-per-line control of an alternating-type plasma panel with a coplanar support.

Title (de)

Zeile-pro-Zeile-Ansteuerungsverfahren einer Plasmaanzeigetafel vom wechsellspannungsbetriebenen Typ mit koplanarer Unterstützung.

Title (fr)

Procédé de commande ligne par ligne d'un panneau à plasma du type alternatif à entretien coplanaire.

Publication

EP 0357485 A1 19900307 (FR)

Application

EP 89402281 A 19890811

Priority

FR 8811247 A 19880826

Abstract (en)

The invention relates to a method for the line-per-line control of the pixels (PX1 to PX16) of a plasma panel (1) and applies in the case where a pixel (PX1 to PX16) is defined at the meeting point of a column electrode (X1 to X4) with a pair of service electrodes (P1 to P4). <??>The method of the invention permits, in particular, a reduced cycle time (T,T') with a small number of voltage levels applied to different electrodes (X1 to X4, Y1 to Y4, E1 to E4) to be obtained. For this purpose, according to a characteristic of the invention, the method consists in blanking out the pixels (PX1 to PX16) from one line (L1 to L4 completely) solely by blanking-out discharges generated between the electrodes (Y1 to Y4, E1 to E4) of the corresponding electrode pair (P1 to P4). <IMAGE>

Abstract (fr)

L'invention concerne un procédé pour la commande ligne par ligne des pixels (PX1 à PX16) d'un panneau à plasma (1) et s'applique dans le cas où un pixel (PX1 à PX16) est défini au croisement d'une électrode colonne (X1 à X4) avec une paire (P1 à P4) d'électrode d'entretien. Le procédé de l'invention permet d'obtenir notamment un temps de cycle (T, T') réduit, avec un nombre faible de niveaux de tension appliqués aux différentes électrodes (X1 à X4, Y1 à Y4, E1 à E4). A cet effet, selon une caractéristique de l'invention, le procédé consiste à effacer les pixels (PX1 à PX16) d'une ligne (L1 à L4 entière) uniquement par des décharges d'effacement engendrées entre les électrodes (Y1 à Y4, E1 à E4) de la paire (P1 à P4) d'électrode correspondante.

IPC 1-7

G09G 3/28

IPC 8 full level

G09G 3/28 (2006.01); **G09G 3/288** (2006.01); **G09G 3/292** (2013.01); **G09G 3/293** (2013.01); **G09G 3/294** (2013.01); **G09G 3/298** (2013.01)

CPC (source: EP US)

G09G 3/2927 (2013.01 - EP US); **G09G 3/2932** (2013.01 - EP US); **G09G 3/294** (2013.01 - EP US); **G09G 3/298** (2013.01 - EP US)

Citation (search report)

- [A] EP 0266462 A1 19880511 - UNIV ILLINOIS [US]
- [A] US 4737687 A 19880412 - SHINODA TSUTAE [JP], et al
- [A] PROCEEDINGS OF THE SID, Los Angeles, vol. 22, no. 4, 1981, pages 204-212, IEEE, New York, US; T.N. CRISCIMAGNA et al.: "Write and erase waveforms for high-resolution AC plasma display panels"
- [AD] PROCEEDINGS OF THE SID, Los Angeles, vol. 27, no. 3, 1986, pages 183-187, IEEE, New York, US; G.W. DICK: "Three-electrode-per-pel AC plasma display panel"

Cited by

EP1995713A1; FR2744275A1; US6191763B1; WO9728526A1

Designated contracting state (EPC)

DE FR GB NL

DOCDB simple family (publication)

EP 0357485 A1 19900307; **EP 0357485 B1 19930714**; DE 68907538 D1 19930819; DE 68907538 T2 19940120; FR 2635901 A1 19900302; FR 2635901 B1 19901012; US 5075597 A 19911224

DOCDB simple family (application)

EP 89402281 A 19890811; DE 68907538 T 19890811; FR 8811247 A 19880826; US 39668389 A 19890822