

Title (en)

Plasma display panel with a great addressability.

Title (de)

Plasma-Anzeigeplatte mit modifizierter Adressierbarkeit.

Title (fr)

Panneau à plasma à adressabilité accrue.

Publication

EP 0361992 A1 19900404 (FR)

Application

EP 89402284 A 19890811

Priority

FR 8811355 A 19880830

Abstract (en)

The present invention relates to a plasma display panel, the row electrodes (Y1 to Y4) and/or the column electrodes (X1 to X4) of which are arranged to allow in particular a simultaneous, selective-type addressing of several rows (L1 to L4) of pixels (PX1 to PX16). <??>According to the invention, this is obtained, on the one hand, by a scaling down of the row electrodes (Y1 to Y4), and with the aid of an increase in the number of column electrodes (X1 to X4), from which there results a larger number of intersections of column and row electrodes (X1 to X4, Y1 to Y4) than of pixels (PX1 to PX16), and on the other hand, by an increase in the area of the intersections (Sc) intended to form pixels, and by a limitation in the voltages (VY, VX) applied to the electrodes (X1 to X4, Y1 to Y4). <IMAGE>

Abstract (fr)

La présente invention concerne un panneau à plasma dont les électrodes lignes (Y1 à Y4) et/ou les électrodes colonnes (X1 à X4) sont agencées pour permettre notamment un adressage de type sélectif, simultanément, de plusieurs lignes (L1 à L4) de pixels (PX1 à PX16). Selon l'invention, ceci est obtenu d'une part, par une démultiplication des électrodes lignes (Y1 à Y4) et à l'aide d'une augmentation du nombre des électrodes colonnes (X1 à X4), d'où il résulte un nombre plus grand de croisements entre électrodes colonnes et lignes (X1 à X4, Y1 à Y4) que de pixels (PX1 à PX16), et d'autre part, par une augmentation de la surface des croisements (Sc) destinés à former des pixels, et par une limitation des tensions (VY, VX) appliquées aux électrodes (X1 à X4, Y1 à Y4).

IPC 1-7

H01J 17/49

IPC 8 full level

H01J 17/49 (2012.01)

CPC (source: EP US)

H01J 11/12 (2013.01 - EP US); **H01J 17/492** (2013.01 - EP US)

Citation (search report)

- [A] US 3704389 A 19721128 - MCCLELLAND WALTER B
- [AD] PROCEEDINGS OF THE SID, vol. 27, no. 3, 1986, pages 183-187, IEEE, Los Angeles, US; G.W. DICK: "Three-electrode-per-pel AC plasma display panel"
- [A] IBM TECHNICAL DISCLOSURE BULLETIN, vol. 23, no. 10, mars 1981, pages 4536-4537, New York, US; M.O. ABOELFOTOH: "Structure to reduce glow spreading in DC panel"

Designated contracting state (EPC)

DE FR GB NL

DOCDB simple family (publication)

EP 0361992 A1 19900404; **EP 0361992 B1 19931013**; DE 68909881 D1 19931118; DE 68909881 T2 19940210; FR 2635900 A1 19900302; FR 2635900 B1 19901012; HK 83996 A 19960517; US 5086257 A 19920204

DOCDB simple family (application)

EP 89402284 A 19890811; DE 68909881 T 19890811; FR 8811355 A 19880830; HK 83996 A 19960509; US 39908289 A 19890828