

Title (en)

Apparatus comprising an improved continuous component restoration device.

Title (de)

Anordnung mit einer verbesserten Gleichstrompegelauswertungsvorrichtung.

Title (fr)

Appareil muni d'un dispositif de restitution de la composante continue amélioré.

Publication

EP 0368417 A1 19900516 (FR)

Application

EP 89202825 A 19891108

Priority

- FR 8814685 A 19881110
- FR 8907097 A 19890530

Abstract (en)

[origin: JPH02214269A] PURPOSE: To improve a receiving performance by calculating evaluation constituting a DC component correction signal from a difference between a received encoded signal and a reproduced encoded signal, and subtracting the DC component correction signal from the received signal in one line period. CONSTITUTION: An inspecting circuit 5 measures the validity of a reproduced digital signal based on a signal itself present at the input terminal of a decoder 3. A reproduced encoded digital signal is compared with a signal extracted from an input terminal 1 or a normal DC voltage adjusting device 2 by an evaluating circuit 6. A filter circuit 7 generates the result of a value for one line, and a correction signal is subtracted from a signal supplied to the input terminal of the decoder 3 by a subtracting circuit 19. This subtracted signal can be a signal obtained at the output terminal of the evaluating circuit 6 or a signal obtained at the output terminal of the filter circuit 7 according to the position of a changeover switch 15. Thus, a receiving performance can be improved in simple constitution.

Abstract (fr)

L'appareil effectue un traitement du signal dans un système de transmission, ledit signal véhiculant des informations de luminance et de chrominance analogiques associées à des périodes de signal numérique codé. Il s'agit par exemple d'un récepteur dans un système de télévision MAC. Le dispositif de restitution de la composante continue comprend un organe de codage (4) réalisant à partir du signal numérique décodé un codage identique à celui utilisé pour la création du signal reçu, un circuit d'estimation de la composante continue (6) calculant ladite estimation à partir des différences entre le signal codé reçu et le signal codé reconstruit par le susdit organe de codage, cette estimation constituant un signal de correction de composante continue, et un circuit soustracteur (9) retranchant au signal reçu ledit signal de correction, sur toute la durée d'une ligne. Il comporte aussi, en aval du dispositif (6) fournissant un signal de correction de la composante continue, un filtre (8) utilisant les signaux de correction de plusieurs périodes de balayage de lignes à la fois pour affiner le signal de correction, qui est du type à réponse impulsionnelle finie, par exemple un moyennneur, et le signal reçu est retardé (10) pour compenser le retard dû au filtre, avant d'être amené au circuit soustracteur(9).

IPC 1-7

H04N 5/16; **H04N 7/00**; **H04N 11/08**

IPC 8 full level

H04N 5/16 (2006.01); **H04N 7/00** (2011.01); **H04N 7/083** (2006.01); **H04N 7/20** (2006.01); **H04N 7/26** (2006.01); **H04N 9/72** (2006.01); **H04N 19/00** (2014.01)

CPC (source: EP KR US)

H04N 7/083 (2013.01 - EP KR US); **H04N 9/64** (2013.01 - KR)

Citation (search report)

- [AD] EP 0282106 A1 19880914 - RADIOTECHNIQUE IND & COMM [FR], et al
- [A] EP 0167430 A1 19860108 - FRANCE ETAT [FR], et al

Cited by

EP0508534A1; FR2675331A1

Designated contracting state (EPC)

DE ES FR GB IT

DOCDB simple family (publication)

EP 0368417 A1 19900516; **EP 0368417 B1 19950201**; DE 68920953 D1 19950316; DE 68920953 T2 19950831; ES 2070171 T3 19950601; HK 66896 A 19960426; JP H02214269 A 19900827; KR 900008880 A 19900604; US 5036388 A 19910730

DOCDB simple family (application)

EP 89202825 A 19891108; DE 68920953 T 19891108; ES 89202825 T 19891108; HK 66896 A 19960418; JP 28893689 A 19891108; KR 890016253 A 19891110; US 43149989 A 19891103