

Title (en)  
AUTOMATIC VEHICLE GUIDANCE SYSTEMS.

Title (de)  
AUTOMATISCHES FÜHRUNGSSYSTEM.

Title (fr)  
SYSTEME DE PILOTAGE DE VEHICULE AUTOMATIQUE.

Publication  
**EP 0380535 A1 19900808 (EN)**

Application  
**EP 88908280 A 19880919**

Priority  
GB 8722405 A 19870923

Abstract (en)  
[origin: WO8903075A1] A method of controlling one or more automatically controlled vehicles (10) using beacons (14, 24) and receivers (13, 23) (beacons being fixed and receivers on vehicles, or vice versa) uses a sequential switching system such that the effects of malfunctioning or masked beacons (14, 24) or receivers (13, 23) can be allowed for. The beacons sequentially emit signals, intervals between consecutive signals being equal until all beacons have been caused to signal, then after a first pause time of a first integral number of intervals the beacons emit signals in reverse order, and after all the beacons have been caused to signal, after a second pause time of a second integral number of intervals, the steps are repeated. The first and second integrals differ by an odd number. The invention also concerns apparatus for carrying out the method.

Abstract (fr)  
Un procédé servant à commander un ou plusieurs véhicules à pilotage automatique (10) au moyen de balises (14, 24) et de récepteurs (13, 23) (les balises étant fixes et les récepteurs étant montés sur les véhicules ou vice-versa) utilise un système de commutation séquentielle destiné à prendre en compte les effets de balises (14, 24) ou de récepteurs (13, 23) masqués ou fonctionnant mal. Les balises émettent des signaux séquentiellement. Les intervalles entre les signaux consécutifs sont égaux jusqu'à ce que toutes les balises aient émis. Puis, après une première période de pose d'un premier nombre entier d'intervalles, les balises émettent des signaux dans un ordre inverse et après que toutes les balises aient émis, après une seconde période de pause d'un second nombre entier d'intervalles, les étapes sont répétées. La différence entre les premier et second nombres entiers est égale à un nombre impair. La présente invention se rapporte également à un appareil de réalisation dudit procédé.

IPC 1-7  
**G01S 1/70; G05D 1/02**

IPC 8 full level  
**G01S 3/783** (2006.01); **G01S 5/16** (2006.01); **G05D 1/02** (2006.01)

CPC (source: EP KR)  
**G01S 3/783** (2013.01 - EP KR); **G01S 5/16** (2013.01 - EP KR); **G05D 1/0234** (2024.01 - EP); **G05D 1/027** (2024.01 - EP);  
**G05D 1/0242** (2024.01 - EP)

Designated contracting state (EPC)  
AT BE CH DE FR GB IT LI LU NL SE

DOCDB simple family (publication)  
**WO 8903075 A1 19890406**; AU 2428588 A 19890418; EP 0380535 A1 19900808; ES 2012850 A6 19900416; GB 2234131 A 19910123;  
GB 2234131 B 19920212; GB 8722405 D0 19871028; GB 9005254 D0 19900620; KR 890702098 A 19891222; PT 88574 A 19890731

DOCDB simple family (application)  
**GB 8800769 W 19880919**; AU 2428588 A 19880919; EP 88908280 A 19880919; ES 8802886 A 19880922; GB 8722405 A 19870923;  
GB 9005254 A 19900307; KR 890700896 A 19890522; PT 8857488 A 19880922