

Title (en)
SERIAL DATA INTERFACE.

Title (de)
SERIELLE DATENSCHNITTSTELLE.

Title (fr)
INTERFACE DE DONNEES SERIE.

Publication
EP 0404870 A1 19910102 (DE)

Application
EP 89909759 A 19890822

Priority
DE 3829454 A 19880831

Abstract (en)
[origin: EP0356873A1] Serial data interface for connecting to a data bus peripheral circuits which receive or send data over said data bus. Said interface analyses the features of a data stream flowing over the data bus, which are used to determine which connected peripheral circuit they are allocated to. A data storage (4), a compare logic (5), a control circuit (6), an internal set/reset circuit (7) and an internal clock generator (8) are provided. The input of the data storage (4) can be connected to the data line (9) of the data bus (3) and the compare logic (5) is arranged on the output of the data storage (4), the control circuit (6) being connected downstream of said compare logic (5). The input of the internal set/reset circuit (7) can be connected to the enable (10) and to the clock line (11) of the data bus (3) and outputs of the internal set/reset circuit (7) are connected to the set/reset inputs of the data storage (4), of the compare logic (5) and of the control circuit (6). Moreover, the input of the internal clock generator (8) can be connected to the enable (10) and clock line (11) of the data bus (3) and the output of the internal clock generator (8) is connected to the clock inputs of the data storage (4), of the compare logic (5) and of the control circuit (6). Said serial data interface is in particular suited for connecting a peripheral circuit to a data bus according to the Thomson specifications.

Abstract (fr)
Interface de données série pour connecter des circuits périphériques qui reçoivent ou transmettent des données audit bus de données. Ladite interface analyse le flux de données passant par le bus de données en fonction de caractéristiques qui permettent de les attribuer au circuit périphérique connecté correspondant. On a prévu à cet effet une mémoire de données (4), un circuit de comparaison (5), un circuit de commande (6), un circuit interne de mise/remise à zéro (7) et une horloge interne (8). L'entrée de la mémoire de données (4) peut être connectée à la ligne de données (9) du bus de données (3) et le circuit de comparaison (5) est agencé à la sortie de la mémoire de données (4), le circuit de commande (6) étant connecté en aval du circuit de comparaison (5). L'entrée du circuit interne de mise/remise à zéro (7) peut être connectée à la ligne de validation (10) et à la ligne horloge (11) du bus de données (3) et des sorties du circuit interne de mise/remise à zéro (7) sont connectées à des entrées de mise/remise à zéro de la mémoire de données (4), du circuit de comparaison (5) et du circuit de commande (6). De plus, l'entrée de l'horloge interne (8) peut être connectée à la ligne de validation (10) et à la ligne horloge (11) du bus de données (3), et la sortie de l'horloge interne (8) est connectée aux entrées horloge de la mémoire de données (4), du circuit de comparaison (5) et du circuit de commande (6). Ladite interface de données série est conçue en particulier pour connecter un circuit périphérique à un bus de données correspondant aux spécifications de Thomson.

IPC 1-7
G06F 13/42

IPC 8 full level
G06F 13/38 (2006.01); **G06F 13/42** (2006.01); **H04L 29/10** (2006.01)

CPC (source: EP KR)
G06F 13/42 (2013.01 - KR); **G06F 13/4217** (2013.01 - EP)

Citation (search report)
See references of WO 9002377A1

Designated contracting state (EPC)
AT BE CH DE FR GB IT LI LU NL SE

DOCDB simple family (publication)
EP 0356873 A1 19900307; **EP 0356873 B1 19931027**; AT E96557 T1 19931115; CA 1328929 C 19940426; DE 3829454 A1 19900301; DE 58906010 D1 19931202; EP 0404870 A1 19910102; ES 2047072 T3 19940216; FI 902153 A0 19900427; HK 9596 A 19960126; JP H03501072 A 19910307; KR 900702459 A 19901207; MY 105090 A 19940830; TR 24012 A 19910128; WO 9002377 A1 19900308

DOCDB simple family (application)
EP 89115427 A 19890822; AT 89115427 T 19890822; CA 609662 A 19890829; DE 3829454 A 19880831; DE 58906010 T 19890822; EP 8900984 W 19890822; EP 89909759 A 19890822; ES 89115427 T 19890822; FI 902153 A 19900427; HK 9596 A 19960118; JP 50942589 A 19890822; KR 900700888 A 19900430; MY P119891114 A 19890815; TR 79989 A 19890825