

Title (en)

Ignition signal distributor in a high voltage static distribution system.

Title (de)

Verteilung des Zündsignals bei einem System mit ruhender Hochspannungsverteilung.

Title (fr)

Distributeur de signaux d'allumage dans un système de distribution statique de la haute tension.

Publication

**EP 0443169 A2 19910828 (DE)**

Application

**EP 90124713 A 19901219**

Priority

DE 4005544 A 19900222

Abstract (en)

The invention relates to an ignition signal (Z) distributor in a high voltage static distribution system, in which according to the invention the address signals (address lines A0, A1, A2) which are generated by a microcomputer (2) and determine to which downstream ignition output stage the respective ignition signal (Z) is connected are fed to a flip-flop component (3). The flip-flop component (3) accepts these address signals (address lines A0, A1, A2) during the open time of the ignition signals (Z = 0) and stores them at least during the subsequent closed time of the ignition signals (Z = 1). Said signals are fed to a decoder (4) as stored and constantly present address signals (address lines X0, X1, X2), which decoder transmits the drive signals Y1 to Y8 to the ignition output stages as output signals. In this way, fault-induced address changes as a result of synchronisation errors of the microcomputer (2) during the closed time no longer lead to misfirings.

Abstract (de)

Die Erfindung betrifft eine Verteilung des Zündsignals (Z) bei einem System mit ruhender Hochspannungsverteilung, bei dem erfindungsgemäß die von einem Microcomputer (2) erzeugten Adressensignale (Adreßleitungen A0, A1, A2), die bestimmen, auf welche nachgeschaltete Zündendstufe das jeweilige Zündsignal (Z) geschaltet ist, einem Flip-Flop-Bauteil (3) zugeführt werden. Das Flip-Flop-Bauteil (3) übernimmt diese Adressensignale (Adreßleitungen A0, A1, A2) während der Offenzeit der Zündsignale (Z = 0) und speichert diese wenigstens während der anschließenden Schließzeit der Zündsignale (Z = 1). Als gespeicherte und konstant anliegende Adressensignale (Adreßleitungen X0, X1, X2) werden diese einem Decoder (4) zugeführt, der als Ausgangssignale die Ansteuersignale Y1 bis Y8 zu den Zündendstufen abgibt. Damit führen störungsbedingte Adreßwechsel durch Synchronisationsfehler des Microcomputers (2) während der Schließzeit zu keinen Fehlzündungen mehr. <IMAGE>

IPC 1-7

**F02P 7/02**; **F02P 7/03**

IPC 8 full level

**F02P 3/04** (2006.01); **F02P 7/02** (2006.01); **F02P 7/03** (2006.01)

CPC (source: EP)

**F02P 7/035** (2013.01)

Designated contracting state (EPC)

DE FR GB IT SE

DOCDB simple family (publication)

**EP 0443169 A2 19910828**; **EP 0443169 A3 19930512**; **EP 0443169 B1 19960313**; DE 4005544 A1 19910829; DE 59010199 D1 19960418; JP 3043442 B2 20000522; JP H04219466 A 19920810

DOCDB simple family (application)

**EP 90124713 A 19901219**; DE 4005544 A 19900222; DE 59010199 T 19901219; JP 2732291 A 19910221