

Title (en)
ANALOGUE TO DIGITAL CONVERTER.

Title (de)
ANALOG-DIGITALWANDLER.

Title (fr)
CONVERTISSEUR ANALOGIQUE/NUMERIQUE.

Publication
EP 0452450 A1 19911023 (EN)

Application
EP 90916146 A 19901102

Priority
GB 8925027 A 19891106

Abstract (en)
[origin: WO9107017A1] An analogue to digital converter circuit of the kind including an n-bit quantiser (where $n > 1$) for providing an output signal comprising an n-bit representation of the signal applied to its input, in which the quantiser is replaced by a quantiser element (3) providing an address location and a random access memory (RAM) device (4) at which an accurate representation of the corresponding output signal is stored, thus providing an instantaneous output signal of a predetermined level accuracy.

Abstract (fr)
Circuit convertisseur analogique/numérique du type comportant un quantificateur de n-bits (où $n > 1$) destiné à créer un signal de sortie contenant une représentation n-bits du signal appliqué à son entrée, dans lequel le quantificateur est remplacé par un élément quantificateur (3) fournissant une adresse et une mémoire morte (RAM) (4) dans laquelle est stockée une représentation précise du signal de sortie correspondant, ce qui permet de disposer d'un signal de sortie instantané doté d'une précision prédéterminée.

IPC 1-7
H03M 1/10; **H03M 1/20**

IPC 8 full level
H03M 1/20 (2006.01); **H03M 3/02** (2006.01); **H03M 3/04** (2006.01)

CPC (source: EP)
H03M 3/388 (2013.01); **H03M 3/424** (2013.01)

Citation (search report)
See references of WO 9107017A1

Designated contracting state (EPC)
DE FR IT NL

DOCDB simple family (publication)
WO 9107017 A1 19910516; EP 0452450 A1 19911023; GB 2237944 A 19910515; GB 8925027 D0 19891228; JP H04502840 A 19920521

DOCDB simple family (application)
GB 9001686 W 19901102; EP 90916146 A 19901102; GB 8925027 A 19891106; JP 51486090 A 19901102