

Title (en)

SLIP SYNC RECORDING IN A SOLID STATE FAST FRAME RECORDER.

Title (de)

SCHLUPFSYNCHRONISIERTE SPEICHERUNG IN EINEM SCHNELLBILDFESTKÖRPERSPEICHER.

Title (fr)

ENREGISTREMENT A SYNCHRONISATION VARIABLE POUR ENREGISTREUR RAPIDE D'IMAGES A SEMI-CONDUCTEURS.

Publication

EP 0461242 A1 19911218 (EN)

Application

EP 91902550 A 19901220

Priority

US 46045790 A 19900103

Abstract (en)

[origin: WO9110322A1] A fast frame recorder (10) records images of an event at a fast frame rate and plays back the images at a slower frame rate to facilitate analysis of the event. Disclosed is a solid state fast frame recorder (10) having a solid state imager (12), which is selectively operable at different frame rates and having a solid state memory (30) for storing a plurality of image frames. The recorder (10) is operable in a slip sync recording mode to capture images of a repetitive event. A trigger (40) is actuated each time the event occurs and the recorder (10) stores an image frame of the event. Both repetitive single image frames and repetitive bursts of consecutive image frames may be stored. The number of image frames in a stored burst and the frame rate of the stored burst may be selectively varied. A variable delay (46) allows storage of image frames which occur at a delayed period after trigger actuation.

Abstract (fr)

Un enregistreur (10) rapide d'images enregistre des images d'un évènement à une vitesse élevée et reproduit les images à une vitesse réduite afin de faciliter l'analyse de l'évènement. Un enregistreur (10) rapide d'images à semi-conducteurs comprend un dispositif (12) de formation d'images à semi-conducteurs exploitable sélectivement à différentes vitesses, avec une mémoire (30) à semi-conducteurs de d'enregistrement d'une pluralité d'images. L'enregistreur (10) peut être exploité dans un mode d'enregistrement à synchronisation variable pour capter des images d'un évènement répétitif. Un déclencheur (40) est actionné chaque fois que l'évènement survient et l'enregistreur (10) mémorise une image de l'évènement. Il est possible de mémoriser aussi bien des images individuelles répétitives que des séries répétitives d'images successives. Il est possible de modifier sélectivement le nombre d'images d'une série mémorisée et la vitesse de reproduction des images de la série d'images. Un dispositif de temporisation variable (46) permet de mémoriser des images qui se présentent avec un délai après l'actionnement du déclencheur.

IPC 1-7

H04N 5/907; **H04N 7/18**

IPC 8 full level

H04N 5/77 (2006.01); **H04N 5/907** (2006.01); **H04N 5/91** (2006.01); **H04N 5/92** (2006.01)

CPC (source: EP)

H04N 5/772 (2013.01); **H04N 5/907** (2013.01)

Citation (search report)

See references of WO 9110322A1

Designated contracting state (EPC)

DE FR GB

DOCDB simple family (publication)

WO 9110322 A1 19910711; EP 0461242 A1 19911218; JP H04505086 A 19920903

DOCDB simple family (application)

US 9007388 W 19901220; EP 91902550 A 19901220; JP 50280991 A 19901220