

Title (en)

Franking machine comprising a specific printed circuit constituting interfaces.

Title (de)

Frankiermaschine mit einer als Schnittstelle dienenden gedruckten Schaltung.

Title (fr)

Machine à affranchir le courrier, comportant un circuit imprimé spécifique constituant des interfaces.

Publication

EP 0464778 A1 19920108 (FR)

Application

EP 91110957 A 19910702

Priority

FR 9008489 A 19900704

Abstract (en)

The invention relates to a postal franking machine, printing stamps while computing the values of these stamps, and comprising: - a motor (27) and rollers carrying figures in relief for printing a stamp; - a microprocessor (16) for controlling the motor, and for computing the value of each stamp; - coders (21 to 24) for translating into the form of binary words the values of the figures of the stamp printed; and the states of manual control switches (SW'1 to SW'4); - interfaces constituted essentially by an application-specific integrated circuit (ASIC) (25) comprising means for receiving and executing a start control signal for the motor (27); or a stop control signal for the motor; or a single signal triggering a scan and transmission of the values translated by all the coders (21 to 24) and of the states of all the switches (SW'1 to SW'4). <IMAGE>

Abstract (fr)

L'invention concerne une machine à affranchir le courrier, imprimant des timbres en comptabilisant les valeurs de ces timbres, et comportant : un moteur (27) et des molettes portant des chiffres en relief pour imprimer un timbre; un microprocesseur (16) pour commander le moteur, et pour comptabiliser la valeur de chaque timbre; des codeurs (21 à 24) pour traduire sous forme de mots binaires les valeurs des chiffres du timbre imprimé; et les états des interrupteurs (SW'1 à SW'4) de commande manuelle; des interfaces constituées essentiellement d'un circuit intégré spécifique à l'application (ASIC) (25) comportant des moyens pour recevoir et exécuter un ordre de mise en marche du moteur (27); ou un ordre de mise à l'arrêt du moteur; ou un ordre unique déclenchant une scrutation et une transmission des valeurs traduites par tous les codeurs (21 à 24) et des états de tous les interrupteurs (SW'1 à SW'4). <IMAGE>

IPC 1-7

G07B 17/02

IPC 8 full level

G07B 17/00 (2006.01)

CPC (source: EP US)

G07B 17/00193 (2013.01 - EP US); **G07B 2017/00258** (2013.01 - EP US)

Citation (search report)

- [A] US 4519048 A 19850521 - ABELLANA JOVITO N [US], et al
- [A] WO 8203486 A1 19821014 - HASLER AG [CH], et al
- [A] FR 2346929 A1 19771028 - FORCLUM FORCE LUMIERE ELECT [FR]
- [A] FR 2624966 A1 19890623 - PITNEY BOWES INC [US]
- [A] FR 2335002 A1 19770708 - SECAP [FR]
- [A] DE 2361951 A1 19750619 - BBC BROWN BOVERI & CIE
- [A] TOUTE L'ELECTRONIQUE. no. 525, juin 1987, PARIS FR pages 57 - 60; SENEAL: "Technologie I2C et multimètres numériques"

Cited by

EP0657817A1; US5552991A

Designated contracting state (EPC)

DE FR GB

DOCDB simple family (publication)

EP 0464778 A1 19920108; EP 0464778 B1 19940831; DE 69103698 D1 19941006; DE 69103698 T2 19941215; FR 2664407 A1 19920110; FR 2664407 B1 19920911; US 5267172 A 19931130

DOCDB simple family (application)

EP 91110957 A 19910702; DE 69103698 T 19910702; FR 9008489 A 19900704; US 72572791 A 19910703