

Title (en)  
BIT MAP DISPLAY CONTROLLER.

Title (de)  
STEUERGERÄT FÜR EINE BITKARTIERTE ANZEIGE.

Title (fr)  
CONTROLEUR D'AFFICHAGE EN MODE POINT.

Publication  
**EP 0473789 A1 19920311 (EN)**

Application  
**EP 91904650 A 19910226**

Priority  
JP 4489090 A 19900226

Abstract (en)  
A controller capable of changing arbitrarily the order of address of a video memory (2) in a bit map display. The controller is provided with an address translator which writes translation data for the address for making access from a CPU (3) to the video memory (2) in accordance with the write content of the address in the order of a luster scanning generated by a display controller (1) and outputs the data as the conversion address for the address from the CPU (3) to the video memory (2).

Abstract (fr)  
Contrôleur capable de changer arbitrairement l'ordre d'adresses d'une mémoire vidéo (2) dans un affichage en mode point. Le contrôleur est doté d'un traducteur d'adresses inscrivant des données de traduction d'adresse afin d'obtenir un accès d'une unité centrale (3) à la mémoire vidéo (2) en fonction du contenu d'écriture de l'adresse selon l'ordre de balayage de brillance effectué par un contrôleur d'affichage (1), et transmettant les données sous forme d'adresse obtenue par conversion pour ladite adresse, de l'unité centrale (3) à la mémoire vidéo (2).

IPC 1-7  
**G09G 5/36**

IPC 8 full level  
**G06F 12/02** (2006.01); **G06F 3/14** (2006.01); **G06F 13/18** (2006.01); **G09G 5/00** (2006.01); **G09G 5/36** (2006.01); **G09G 5/39** (2006.01); **G09G 5/393** (2006.01)

CPC (source: EP)  
**G09G 5/393** (2013.01)

Citation (search report)  
See references of WO 9113428A1

Cited by  
EP0568078A1; US5438663A

Designated contracting state (EPC)  
DE FR GB

DOCDB simple family (publication)  
**WO 9113428 A1 19910905**; EP 0473789 A1 19920311; JP H03246596 A 19911101

DOCDB simple family (application)  
**JP 9100246 W 19910226**; EP 91904650 A 19910226; JP 4489090 A 19900226