

Title (en)

Sample and hold circuit for a liquid crystal display panel.

Title (de)

Abtast- und Halte-Schaltung für einen Flüssigkristallanzeigeschirm.

Title (fr)

Circuit échantillonneur-bloqueur pour écran d'affichage à cristal liquide.

Publication

**EP 0477100 A1 19920325 (FR)**

Application

**EP 91402495 A 19910919**

Priority

FR 9011682 A 19900921

Abstract (en)

The circuit comprises two stages, the first having switched capacitance (Ce, T1), the second having an amplifier (A, Cs, T2). <??>Application to the control of liquid crystal display screens. <IMAGE>

Abstract (fr)

Circuit échantillonneur-bloqueur pour écran d'affichage à cristal liquide. Le circuit comprend deux étages, le premier à capacité commutée (Ce, T1), le second à amplificateur (A, Cs, T2). Application à la commande des écrans d'affichage à cristal liquide. <IMAGE>

IPC 1-7

**G09G 3/36**

IPC 8 full level

**G02F 1/133** (2006.01); **G09G 3/36** (2006.01); **G09G 3/20** (2006.01)

CPC (source: EP US)

**G09G 3/3688** (2013.01 - EP US); **G09G 3/2011** (2013.01 - EP US)

Citation (search report)

- [AD] EP 0381429 A1 19900808 - SHARP KK [JP]
- [AD] FR 2458117 A1 19801226 - SUWA SEIKOSHA KK [JP]
- [AD] GB 2146479 A 19850417 - SHARP KK
- [A] US 4781437 A 19881101 - SHIELDS STEVEN E [US], et al

Cited by

US6075524A; FR2734075A1; EP0790707A1; US6140989A; WO9705596A1

Designated contracting state (EPC)

DE FR GB

DOCDB simple family (publication)

**EP 0477100 A1 19920325**; **EP 0477100 B1 19941130**; DE 69105432 D1 19950112; DE 69105432 T2 19950614; FR 2667188 A1 19920327; FR 2667188 B1 19941223; JP H05150217 A 19930618; US 5252956 A 19931012

DOCDB simple family (application)

**EP 91402495 A 19910919**; DE 69105432 T 19910919; FR 9011682 A 19900921; JP 26846091 A 19910919; US 76419691 A 19910923