

Title (en)

SELECTABLE POWER OF TWO COEFFICIENT SIGNAL COMBINING CIRCUITS.

Title (de)

SIGNALKOMBINATIONSSCHALTUNG MIT AUSWÄHLBAREM ZWEIERPOTENZZUGRIFF.

Title (fr)

CIRCUIT ASSOCIANT DE MANIERE SELECTIVE LES SIGNAUX DE COEFFICIENT DE PUISSANCE DE DEUX.

Publication

EP 0491036 A1 19920624 (EN)

Application

EP 91913760 A 19910627

Priority

US 54984690 A 19900709

Abstract (en)

[origin: WO9201260A1] The present invention is an interpolation circuit that multiplexes inputs prior to one or more additions during the interpolation operation, thereby reducing the number of components implementing the interpolation circuit. The multiplexers apply shifted inputs to adders in a sequence that produces the desired binary based interpolated values. The interpolation circuit can be used to programmably produce filter coefficients.

Abstract (fr)

Circuit d'interpolation multiplexant les signaux d'entrée avant une ou plusieurs additions au cours du processus d'interpolation afin de réduire le nombre de composants mettant en oeuvre le circuit d'interpolation. Les multiplexeurs appliquent des entrées décalées à un additionneur dans une séquence qui produit les valeurs interpolées à base binaire voulues. Le circuit d'interpolation peut servir à produire de manière programmable des coefficients de filtrage.

IPC 1-7

G06F 15/353

IPC 8 full level

H04N 7/01 (2006.01); **G06F 17/17** (2006.01); **G06T 3/40** (2006.01); **G06T 5/20** (2006.01); **G06T 11/20** (2006.01)

CPC (source: EP)

G06F 17/17 (2013.01); **G06F 17/175** (2013.01); **G06T 3/4007** (2013.01)

Citation (search report)

See references of WO 9201260A1

Designated contracting state (EPC)

DE FR GB

DOCDB simple family (publication)

WO 9201260 A1 19920123; EP 0491036 A1 19920624; JP H05501779 A 19930402

DOCDB simple family (application)

US 9104589 W 19910627; EP 91913760 A 19910627; JP 51291491 A 19910627