

Title (en)

Method of and device for controlling a monitor.

Title (de)

Verfahren zur Ansteuerung eines Monitors und Monitorsteuerschaltung.

Title (fr)

Méthode et dispositif de commande d'un moniteur.

Publication

EP 0500147 A2 19920826 (DE)

Application

EP 92107715 A 19900321

Priority

- DE 3915562 A 19890512
- EP 90904821 A 19900321

Abstract (en)

A monitor control circuit serves to control a monitor whose display can be generated by reading out a digital video signal with a second pixel frequency from a video storage device, on the basis of a digital video signal having a first pixel frequency. For gap-free conversion of the first video signal to the second video signal, or for combining video signals of different graphics standards, the digital video signal of the first pixel frequency is read into a FIFO storage device (3) with a frequency dependent on the first pixel frequency and the data words of the digital video signal which are to be stored in the video storage device (4) are read out from the FIFO storage device (3) only during time segments in which no data are read out from the video storage device (4), whereby the number of data words which can be read out from the FIFO storage device (3) for storage in the video storage device (4) may vary. <IMAGE>

Abstract (de)

Eine Monitorsteuerschaltung dient zur Ansteuerung eines Monitors, dessen Anzeige durch Auslesen eines digitalen Bildsignales mit einer zweiten Pixelfrequenz aus einer Videospeichervorrichtung erzeugbar ist, aufgrund eines eine erste Pixelfrequenz aufweisenden digitalen Bildsignales. Zur lückenfreien Umwandlung des ersten Bildsignales in das zweite Bildsignal oder zur Kombination von Bildsignalen unterschiedlicher Graphikstandards wird das digitale Bildsignal der ersten Pixelfrequenz mit einer von der ersten Pixelfrequenz abhängigen Frequenz in eine Fifo-Speichervorrichtung (3) eingelesen, und es wird ein Auslesen von in die Videospeichervorrichtung (4) einzuspeichernden Datenworten des digitalen Bildsignales aus der Fifo-Speichervorrichtung (3) nur während solcher Zeitabschnitte vorgenommen, während der kein Auslesen von Daten aus der Videospeichervorrichtung (4) stattfindet, wodurch die aus der Fifo-Speichervorrichtung (3) zur Einspeicherung in die Videospeichervorrichtung (4) auslesbare Datenwortzahl variieren kann. <IMAGE>

IPC 1-7

G09G 1/16

IPC 8 full level

G09G 1/16 (2006.01); **G09G 5/12** (2006.01); **G09G 5/18** (2006.01); **G09G 5/393** (2006.01); **G09G 5/395** (2006.01)

CPC (source: EP KR US)

G09G 1/16 (2013.01 - KR); **G09G 5/393** (2013.01 - EP US); **G09G 5/395** (2013.01 - EP US)

Cited by

CN102129831A; EP0779608A3; WO2012093276A1

Designated contracting state (EPC)

AT BE CH DE DK ES FR GB IT LI LU NL SE

DOCDB simple family (publication)

WO 9013886 A2 19901115; WO 9013886 A3 19901227; AT E137352 T1 19960515; AT E85858 T1 19930315; DE 3915562 C1 19901031; DE 59000902 D1 19930325; DE 59010304 D1 19960530; DK 0468973 T3 19930510; DK 0468973 T4 20010730; DK 0500147 T3 19960513; DK 0500147 T4 20011008; EP 0468973 A1 19920205; EP 0468973 B1 19930217; EP 0468973 B2 20010509; EP 0500147 A2 19920826; EP 0500147 A3 19921014; EP 0500147 B1 19960424; EP 0500147 B2 20010822; ES 2038054 T3 19930701; ES 2038054 T5 20010916; ES 2089283 T3 19961001; ES 2089283 T5 20020116; JP 2971132 B2 19991102; JP H04507147 A 19921210; KR 920701936 A 19920812; KR 960003396 B1 19960309; US 5329290 A 19940712

DOCDB simple family (application)

EP 9000466 W 19900321; AT 90904821 T 19900321; AT 92107715 T 19900321; DE 3915562 A 19890512; DE 59000902 T 19900321; DE 59010304 T 19900321; DK 90904821 T 19900321; DK 92107715 T 19900321; EP 90904821 A 19900321; EP 92107715 A 19900321; ES 90904821 T 19900321; ES 92107715 T 19900321; JP 50472790 A 19900321; KR 910700772 A 19910723; US 77392092 A 19920731